

HJHVD230 1Mbps 高速 CAN 总线收发器

一、概述

HJHVD230 是一款应用于 CAN 协议控制器和物理总线之间的接口芯片，与具有 CAN 控制器的 3.3V 微处理器、微控制器 (MCU) 和数字信号处理器 (DSP) 或者等效协议控制器结合使用，应用于工业自动化、控制、传感器和驱动系统，电机和机器人控制，楼宇和温度控制，电信和基站控制及状态等领域。适用于采用符合 ISO 11898 标准的 CAN 串行通信物理层的应用。

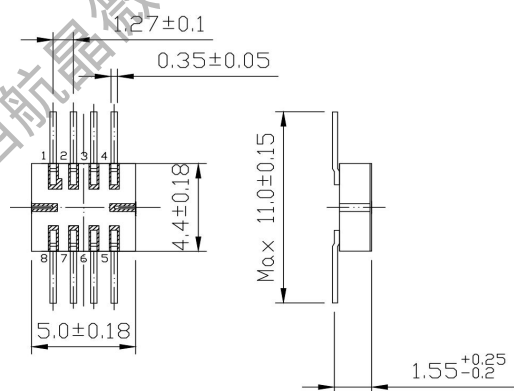
特点：

- 由 3.3V 单电源供电运行；
- 符合 ISO 11898-2 标准；
- 低电流待机模式：650 μ A（典型值）；
- 针对高达 1Mbps 的数据速率而设计；
- 开路故障安全设计；
- 总线引脚 ESD 保护超过 ± 15 kV 人体模型 (HBM)；
- 允许一条总线上连接多达 120 个节点；
- 可调节的驱动器转换时间，能够改善辐射性能；
- 热关断保护；
- 针对热插拔应用的无毛刺脉冲上电和掉电保护

二、封装形式及引出端功能

1. 封装形式

采用 CSOP08B 陶瓷扁平八线外壳封装：



引脚号	1	2	3	4
符号	D	GND	V _{CC}	R
引脚号	5	6	7	8
符号	V _{ref}	CANL	CANH	R _S

图 1 CSOP08B 陶瓷扁平八线外壳封装尺寸图

2. 引出端功能：见上表

三、推荐工作条件与绝对最大额定值

推荐工作条件

参数	符号	测试条件	最小	最大	单位
供电电压	V _{CC}		3	3.6	V
最大传输速率	1/t _{bit}	非归零码	1		Mbaud
CANH、CANL 输入输出电压	V _{can}		-16	+16	V
总线差分电压	V _{diff}		1.5	3.0	V
环境温度	T _{amb}		-55	125	°C

极限参数

参数	符号	大小	单位
电源电压	V_{CC}	-0.3~+6	V
MCU 侧端口电压	D, R	-0.5~ $V_{CC}+0.5$	V
总线侧输入电压	CANL, CANH	-18~18	V
6, 7 号引脚瞬态电压	V_{tr}	-25~+25	V
接收器输出电流, I_o		-11~11	mA
存储工作温度范围		-65~150	°C
环境温度		-55~125	°C
焊接温度范围		300	°C
连续功耗		400	mW

最大极限参数值是指超过这些值可能会使器件发生不可恢复的损坏。在这些条件之下是不利于器件正常运作的, 器件连续工作在最大允许额定值下可能影响器件可靠性, 所有的电压的参考点为地。

四、电特性

如无另外说明, $V_{CC}=3.3V\pm 10\%$, $Temp=T_{MIN}\sim T_{MAX}$, 典型值在 $V_{CC}=+3.3V$, $Temp=25^\circ C$

总线发送器直流特性

符号	参数		测试条件	最小	典型	最大	单位
V_{OD}	输出电压 (显性)	CANH	$V_I=0V, R_S=0V, R_L=60\Omega$ (见图 2、图 3)	2.45		V_{CC}	V
		CANL		0.5		1.25	
$V_{OD(D)}$	差分输出电压 (显性)		$V_I=0V, R_S=0V, R_L=60\Omega$ (见图 2)	1.5	2	3	V
			$V_I=0V, R_L=60\Omega, R_S=0V$ (见图 4)	1.2	2	3	V
$V_{O(R)}$	输出电压 (隐性)	CANH	$V_I=3V, R_S=0V, R_L=60\Omega$ (见图 2)		2.3		V
		CANL			2.3		
$V_{OD(R)}$	差分输出电压 (隐性)		$V_I=3V, R_S=0V$	-0.12		0.012	V
			$V_I=3V, R_S=0V, NO\ LOAD$	-0.5		0.05	V
I_{IH}	高电压输入电流		$V_I=2V$	-30			μA
I_{IL}	低电压输入电流		$V_I=0.8V$	-30			μA
I_{CC}	供电电流		$V_I=0V$ (显性), 无负载		10	17	mA
			$V_I=V_{CC}$ (隐性), 无负载		10	17	mA
V_{OH}	高电平输出电压		$-6V < V_{ID} < 500mV$ $I_o=-8mA$ (见图 6)	2.4			V
V_{OL}	低电平输出电压		$900mV < V_{ID} < 6V$ $I_o=8mA$ (见图 6)			0.4	V

I _i	总线输入电流	V _{IH} =7V, V _{CC} =0V	100		350	μA
I _i		V _{IH} =7V, V _{CC} =3.3V	100		250	μA
I _i		V _{IH} =-2V, V _{CC} =0V	-100		-20	μA
I _i		V _{IH} =-2V, V _{CC} =3.3V	-200		-30	μA
T _j (sd)	过温关断		155	165	180	°C
T _{WAKE}	待机到唤醒时间	RS 加入方波 (见图 8)		0.55	1.5	us

共模模式下的接收器特性 (V_{RS}=1.2V)

V _{IC}	V _{ID}	V _{CANH}	V _{CANL}	R OUTPUT	
-2 V	900mV	-1.55V	-2.45V	L	VOL
7 V	900mV	8.45V	6.55V	L	
4 V	6V	4V	-2V	L	
4 V	6V	7V	1V	L	
-2 V	500mV	-1.75V	-2.25V	H	VOH
7 V	500mV	7.25V	6.75V	H	
1 V	-6V	-2V	4V	H	
4 V	-6V	1V	7V	H	
X	X	Open	Open	H	

注: H=高电平; L=低电平; X=不相关

工作模式

R _S 引脚	模式	驱动器	接收器	RXD 引脚
低电平、V _(RS) < 1.2V、 强下拉至 GND	高速模式	使能 (开启) 高	使能 (开启)	反映总线状态
低电平、V _(RS) < 1.2V、通 过10kΩ至100kΩ范围内 的电阻下拉至 GND	斜率 控制模式	使能 (开启) 高, 带斜率控制	使能 (开启)	反映总线状态
高电平、V _(RS) > 0.75 V _{CC}	待机模式	禁用 (关闭)	使能 (开启)	反映总线状态

驱动器功能

输入 D	Rs	输出		总线状态
		CANH	CANL	
L	V(Rs) < 1.2V(包括通过 10kΩ至 100kΩ范围内的电阻下拉至 GND)	H	L	显性
H		Z	Z	隐性
开路	待机模式	Z	Z	隐性
X	V(Rs) > 0.75V _{CC}	Z	Z	隐性

注：H=高电平；L=低电平；Z=高阻态

接收器功能

V _{ID} =CANH-CANL	Rs	输出R
V _{ID} ≥ 0.9V	X	L
0.5 < V _{ID} < 0.9V	X	?
V _{ID} ≤ 0.5V	X	H
Open	X	H

注：H=高电平；L=低电平；? = 不确定；X=不相关

五、测试电路图

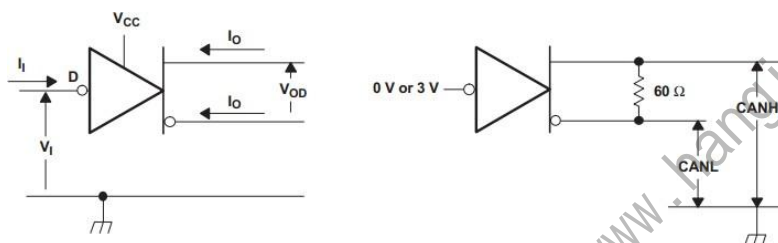


图 2 驱动器电压、电流测试定义

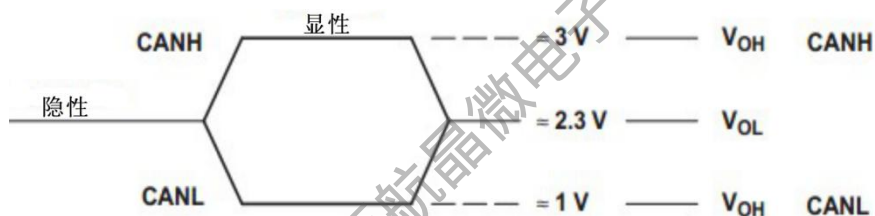


图 3 总线逻辑电压定义

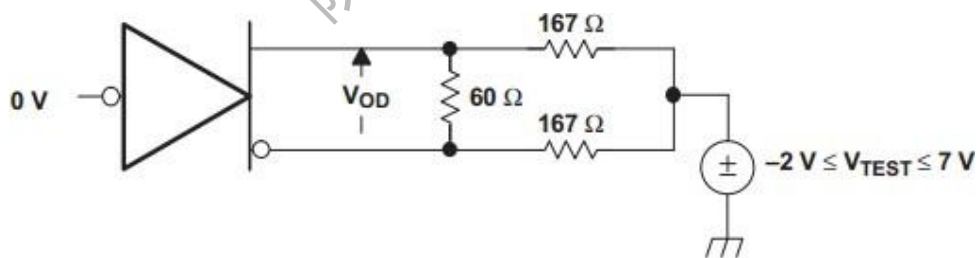
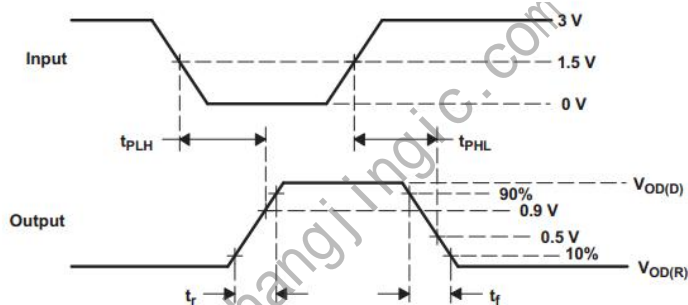
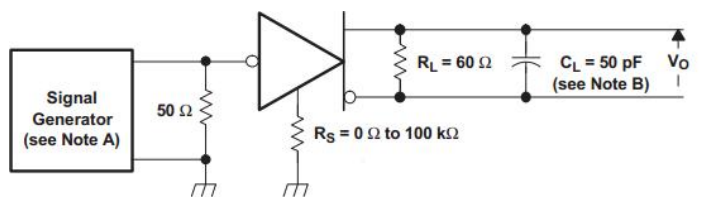


图4 驱动器 V_{OD} 测试电路



A、输入脉冲产生器特点：脉冲重复速率PRR≤500KHz，50%占空比， $t_r < 6\text{ns}$ ， $t_f < 6\text{ns}$ ， $Z_o = 50\Omega$

B、 C_L 包括仪器与固定电容，误差在 20%以内。

图 5 驱动器测试电路与电压波形

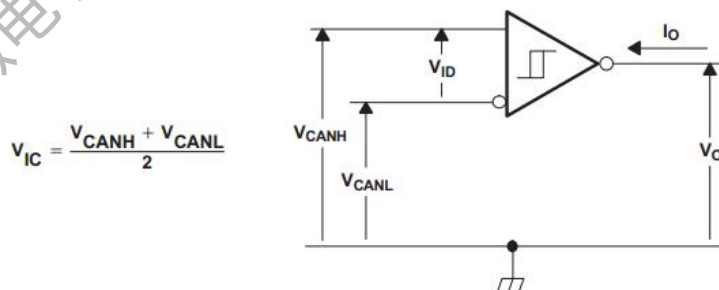
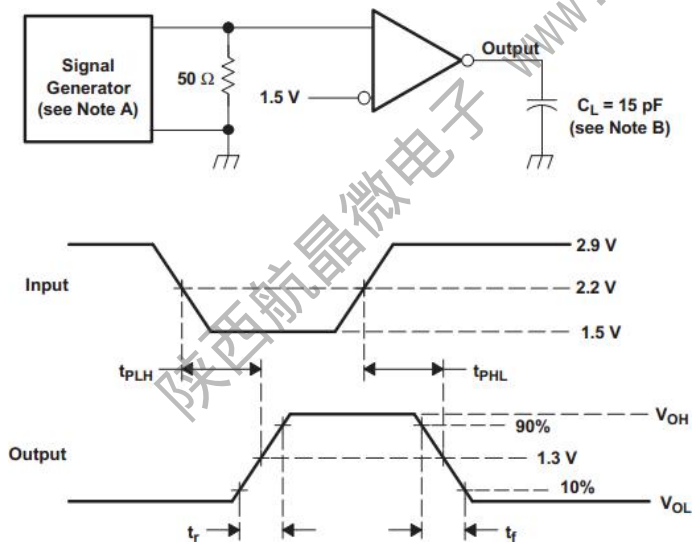


图 6 接收器电压与电流定义



A、输入脉冲产生器特点：脉冲重复速率PRR≤500KHz，50%占空比， $t_r < 6\text{ns}$ ， $t_f < 6\text{ns}$ ， $Z_o = 50\Omega$

B、 C_L 包括仪器与固定电容，误差在 20%以内。

图 7 接收器测试电路与电压波形

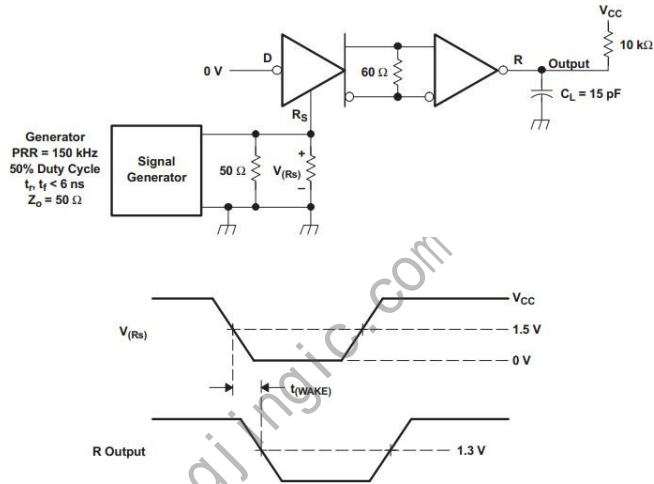
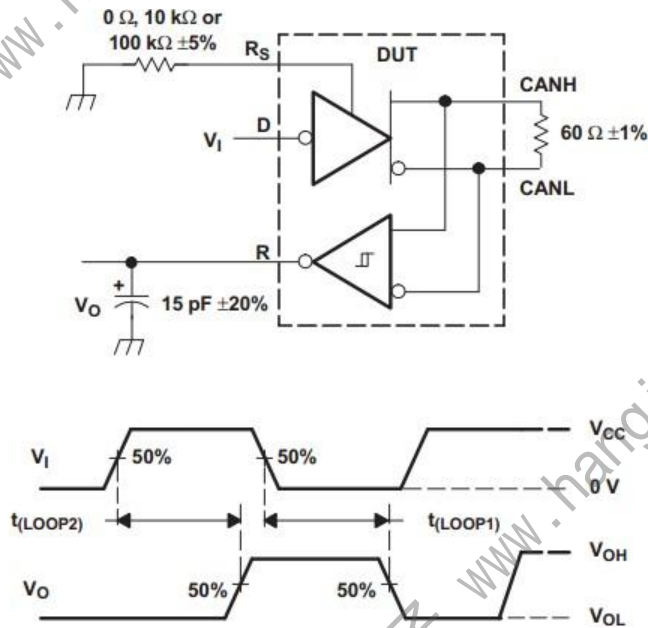


图 8 $t_{(WAKE)}$ 测试电路与电压波形



A、输入脉冲产生器特点：脉冲重复速率 $PRR \leq 125KHz$ ，50%占空比， $tr < 6ns$ ， $tf < 6ns$ ， $Zo = 50\Omega$

图 9 $t_{(LOOP)}$ 测试电路与电压波形

六、应用说明

1. 短路保护

HJHVD230 的驱动级具有限流保护功能，以防止驱动电路短路到正和负电源电压，发生短路时功耗会增加，短路保护功能可以保护驱动级不被损坏。

2. 过温保护

HJHVD230 具有过温保护功能，当结温超过 $160^{\circ}C$ 时，驱动级的电流将减小，因为驱动管是主要的耗能部件，电流减小可以降低功耗从而降低芯片温度。同时芯片的其它部分仍然保持正常工作。

3. 电瞬态保护

电瞬变常发生在汽车应用环境中，HJHVD230的 CANH/CANL具有防止电瞬变损坏的功能。

4. 控制模式

通过 RS 引脚（引脚 8）提供三种不同的工作模式：高速模式、斜率控制模式和低功耗模式。

(1) 高速模式：

对 RS 引脚（引脚 8）施加逻辑低电平可选择高速模式。工业应用中通常采用高速工作模式。高速模式允许输出以尽可能快的速度切换，而且对输出上升和下降斜率没有内部限制。如果高速转换会影响到辐射性能，可以采用斜率控制模式。

如果应用需要使用高速和低功耗待机两种模式，则可以将模式选择引脚直接连接至微处理器、MCU 或 DSP 的通用输出引脚。当控制器输出逻辑低电平 ($< 1.2\text{ V}$) 时，器件进入高速模式；当控制器输出逻辑高电平 ($> 0.75\text{ VCC}$) 时，器件进入待机模式。

(2) 斜率控制模式

对于仍在利用非屏蔽双绞线总线电缆来降低系统成本的许多应用而言，电磁兼容性是至关重要的。器件新增了斜率控制模式，可降低驱动器上升和下降时间所产生的电磁干扰以及因此产生的谐波。通过在 R_S （引脚 8）与地或逻辑低电压之间连接一个电阻，可以调节驱动器输出的上升和下降斜率。驱动器输出信号的斜率与引脚的输出电流成比例，该斜率控制通过外部电阻（典型情况下 $10\text{ k}\Omega\sim 100\text{ k}\Omega$ ）实现。

(3) 待机模式

如果将逻辑高电平 ($> 0.75\text{ VCC}$) 施加到 RS（引脚 8），器件电路将进入低电流、仅监听待机模式。在此模式期间，驱动器将关断，接收器保持工作状态。在这种仅监听状态下，收发器对于总线完全是被动的。无论是否放置斜率控制电阻，都不会有任何差别。当总线上出现显性状态（总线差分电压 $> 900\text{ mV}$ （典型值））的上升沿时，微处理器可使收发器退出此低功耗待机模式。微处理器会感测总线活动，并通过对 RS（引脚 8）施加逻辑低电平 ($< 1.2\text{ V}$) 来重新激活驱动器电路。