

# HJ061/HJ062/HJ064 低功耗单/双/四 JFET 输入运算放大器

## 一、概述

HJ061/HJ062/HJ064 低功耗单/双/四 JFET 输入运算放大器专为低功耗应用而设计。内含频率补偿和输出保护电路，具有高输入阻抗、高转换速率、低输入偏置电流和低输入失调电流的特性，可广泛应用于高速数据采集系统、高速 A/D 转换器、采样-保持电路、精密测量仪等电子系统中。该产品引出端排列和性能参数与国外 TL061/TL062/TL064 相同，可以互相代换。采用紫瓷表贴封装形式，尤其适合军工电子系统应用。主要特点有：

低功耗	电源电流 200uA（单个放大器）
宽共模和差分电压范围	低输入偏置和失调电流
高输入阻抗	输出短路保护
内部频率补偿	高压摆率 3.5V/us

## 二、封装形式及引出端

### 1 封装形式

HJ061/HJ062 采用紫瓷 CSOP08B 表贴封装和 D08S2 陶瓷双列直插，HJ064 采用紫瓷 CSOP14B 表贴封装和 D14S2 陶瓷双列直插，外形尺寸分别见下图。

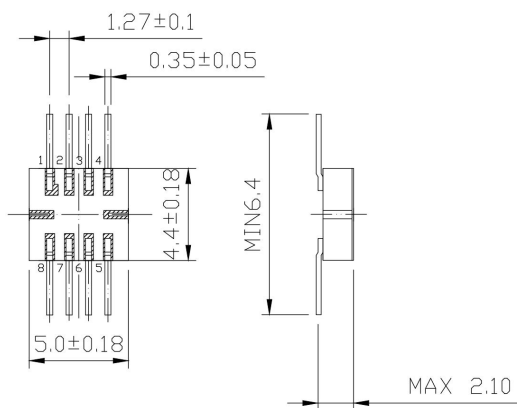


图 1 CSOP08B 外壳尺寸

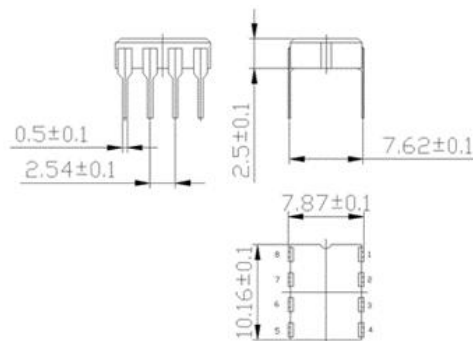


图 2 D08S2 外壳尺寸

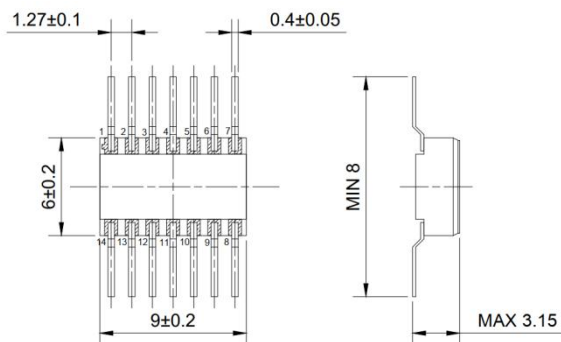


图 3 CSOP14B 外壳尺寸

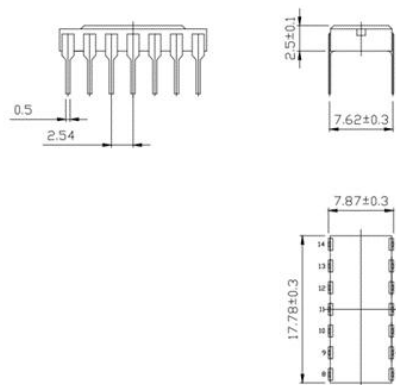


图 4 D08S2 外壳尺寸

## 2 引出端排列

HJ061 引出端排列见图 5、图 6。

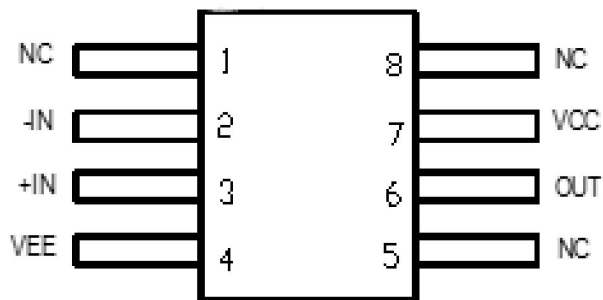


图 5 CSOP08B (顶视图)

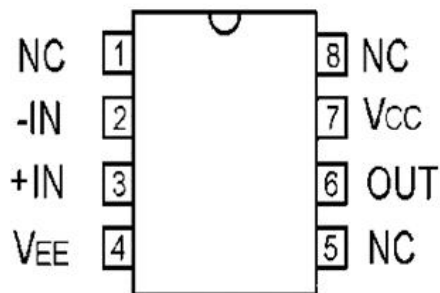


图 6 D08S2 (顶视图)

HJ062 引出端排列见图 7、图 8。

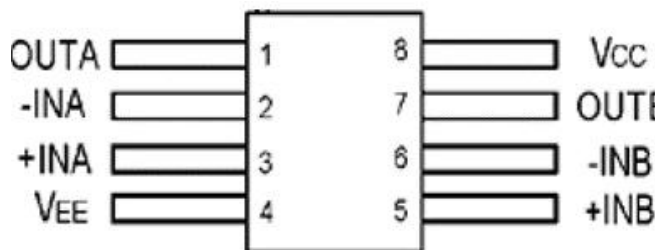


图 7 CSOP08B (顶视图)

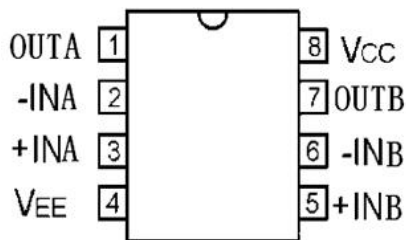


图 8 D08S2 (顶视图)

HJ064 引出端排列见图 9、图 10。

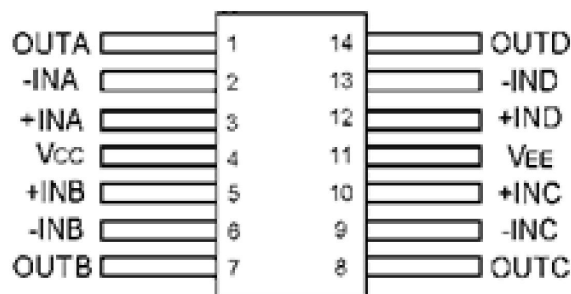


图 9 CSOP14B (顶视图)

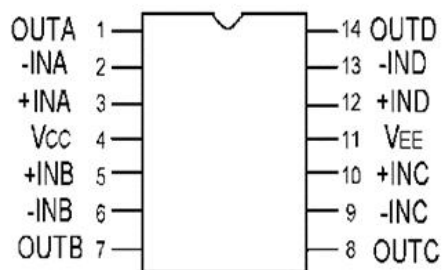


图 10 D14S2 (顶视图)

## 三、绝对最大额定值

电源电压	±18V	差动输入电压	±30V
输入电压范围	±15V	输出短路持续时间	连续短路
耗散功率	500mW	工作温度范围	-55~+125℃
贮存温度	-65~150℃	引线耐焊接温度 (10s)	+300℃

## 四、电特性

除非另有说明,  $V_{CC}=+15V$ ,  $V_{EE}=-15V$ ,  $-55^{\circ}C \leq T_A \leq +125^{\circ}C$ 。

参数名称	符号	测试条件	最小值	典型值	最大值	单位	
输入失调电压	$V_{IO}$	$V_O=0V$	$T_A=+25^{\circ}C$		3	15	mV
						20	
输入失调电流	$I_{IO}$	$V_O=0V$	$T_A=+25^{\circ}C$		5	200	pA
						5	nA
输入偏置电流	$I_{IB}$	$V_O=0V$	$T_A=+25^{\circ}C$		30	400	pA
						10	nA
开环电压增益	$A_{VD}$	$V_O=\pm 10V$ , $R_L \geq 2k\Omega$	$T_A=+25^{\circ}C$	65			dB
				60			
输出电压幅度	$V_{OPP}$	$R_L=10K\Omega$	$T_A=+25^{\circ}C$	$\pm 10$	$\pm 14.1$		V
				$\pm 10$			
共模抑制比	CMRR	$V_{IC}=\pm 11V, V_O=0$ ,	70			dB	
电源电压抑制比	PSRR	$V_{CC}=\pm 9V$ to $\pm 15V, V_O=0$ ,	70			dB	
转换速率	SR		1.0	2.0		V/ $\mu s$	
增益带宽积*	GBW	$R_L=10K\Omega, T_A=+25^{\circ}C$		1		MHz	
输入失调电压 温度漂移系数*	$\alpha V_{IO}$	$V_O=0V$		10		$\mu V/^{\circ}C$	
电源电流	HJ061	$V_O=0, R_L=\infty$		200	400	$\mu A$	
	HJ062			400	800		
	HJ064			800	1600		

\*设计保证