

SXGA060 系列

低功耗主动式 OLED 微型显示器

产品说明书

Pre_Spec V0.2



SXGA060SC



SXGA060SW



SXGA060SG

适用产品型号：

SXGA060SC—彩色

SXGA060SW—单色白光

SXGA060SG—单色绿光

云南北方奥雷德光电科技股份有限公司

2014 年 4 月

版本发布记录

版本号	修订日期	页码	内容
Pre-spec. V0.1	2013-7		初始发布版本.
Pre-spec. V0.2	2014-4		修改结构尺寸

目 录

1. 产品特性.....	1
1.1. 基本特性	1
1.2. 产品编码	1
2. 产品简介.....	2
2.1. 特性参数	2
2.2. 器件结构	3
2.3. 像素点排列	3
2.4. 功能框图	4
2.5. 接口及引脚.....	5
2.5.1. 接口及引脚定义	5
2.5.2. 接口引脚功能描述.....	6
2.6. 额定操作范围	6
2.7. 电气特性	7
2.7.1. 直流特性	7
2.7.2. 交流特性	7
3. 详细功能描述.....	8
3.1. 数字视频信号输入及处理	8
3.1.1. 信号接口及规范	8
3.1.2. 色彩空间转换	12
3.1.3. 信号增强	12
3.1.4. 测试图案	13
3.1.5. 伽玛校正	15
3.2. 3D 视频支持	15
3.3. 电源及复位	16
3.3.1. 上/下电时序	16
3.3.2. 复位时序	17
3.4. 像素驱动单元电路	18
3.5. DC-DC 转换器.....	18
3.6. 温度传感器	19
3.7. 两线串行接口	19
3.7.1. 数据传输格式	20
3.7.2. 显示器地址设置	21
3.7.3. 伽玛查找表操作	22
4. 寄存器描述.....	24
4.1. 寄存器概览	24
4.2. 寄存器详细描述	26
4.3. 寄存器设置示例	30
4.3.1. 24bit 444 RGB 参考设置.....	30
4.3.2. 分辨率与显示区域设置.....	30

5.	产品机械特性.....	32
5.1.	机械尺寸	32
5.2.	背板原理图	33
5.3.	PCB 背板元器件清单.....	33
6.	产品操作及储存.....	34
6.1.	清洁方法	34
6.2.	常规操作	34
6.3.	静电防护	34
6.4.	储存	34
6.4.1.	短期储存	34
6.4.2.	长期储存	34
7.	附录.....	35
7.1.	附图目录	35
7.2.	附表目录	37

1. 产品特性

1.1. 基本特性

- 低功耗硅基主动式 OLED 微型显示器
 - 0.18 微米 CMOS 工艺
 - 全数字视频信号处理内核
 - 高效率顶发射 OLED 工艺
 - 低功耗架构
- 1280×1024 (SXGA) 分辨率
 - 可视面积: 0.6 英寸
 - 像素尺寸: 9.3×9.3 平方微米
 - 总像素数: 1284 (×3) ×1028
- 数字视频接口
 - 兼容 ITU-R BT.601/656 标准
 - 支持 8/16/24 位数字视频
 - 支持 MONO/YCbCr/RGB 编码
 - 支持逐行/隔行扫描
 - 支持 DDR/SDR 模式
- 数字视频信号增强
 - 亮度
 - 对比度
- 伽玛矫正
 - RGB 三通道 256×10 位矫正表
 - 8 位输入扩展为 10 位输出
- 高精度 10 位 DAC
- 支持双目 3D 应用
- 水平/垂直图像镜像
- 显示位置调整
- 内置温度传感器
- 9 位可编程阴极负压发生器
- 内建多种测试图案
- 2 线串行编程接口
- 5V 单电源工作

1.2. 产品编码

SXGA 060 S C V1 R1
 ① ② ③ ④ ⑤ ⑥

①型号	
SVGA	800×600
SXGA	1280×1024

③工作温度级别	
S	标准: -40℃~+60℃
N	普通: -10℃~+40℃

⑤连接器	
V1	板到板
V2	FPC

②尺寸	
050	0.5英寸
060	0.6英寸
097	0.97英寸

④色彩	
C	彩色
W	单色白光
G	单色绿光

⑥版本	
R1	版本号

2. 产品简介

奥雷德公司的 SXGA060 系列产品是采用具有自主知识产权的顶发射、高效率、硅基主动式 OLED 技术制备的 AMOLED 微显显示器。SXGA060 系列产品包括全彩色 (C)、单色白光 (W)、单色绿光 (G) 等规格, 具有低功耗、高分辨率 (SXGA 1280×1024)、微型化等特点, 支持 SXGA 及以下分辨率的显示要求。配合适当的光学系统, 可获得高品质的显示效果。

SXGA060 系列产品的硅基板采用 0.18 微米 CMOS 工艺制造, 集成了全数字视频信号处理及 1284×3×1028 个驱动单元等电路, 采用单 5V 电源供电。视频信号输入兼容 ITU-R BT.601/656 标准, 支持 8/16/24 位数字视频输入模式。通过 2 线串行编程接口, 可实现显示模式、显示方向、显示位置、亮度、对比度、伽玛矫正等功能的控制和调整。接口电平兼容 1.8~3.3V CMOS 标准。可广泛应用于各种微型化、高分辨率、低功耗和宽工作温度范围的近眼显示系统中。

2.1. 特性参数

产品型号		SXGA060		
产品类别		彩色(C)	单色白光 (W)	绿光(G)
分辨率		1280 (×3) × 1024		
有效像素		1284 (×3) × 1028		
像素纵横比		1:1, 正方形		
彩色像素排列		RGB 垂直条状		
灰度级别		数字 8 位/256 级		
均匀性		> 90%		
对比度		> 10000:1		
输入视频信号		ITU-R BT.601/656 标准 24-bit, 4:4:4, RGB 或 YCbCr 16-bit, 4:2:2, YCbCr 8-bit, 4:2:2, YCbCr 或 Mono		
工作温度	标准	-40℃ ~ +65℃		
	普通	-10℃ ~ +40℃		
典型色坐标	白光	CIEx=0.30±0.05, CIEy=0.33±0.05		
	绿光	CIEx=0.30±0.05, CIEy=0.60±0.05		
工作湿度范围		≤85%RH (无凝露)		
像素点尺寸 (μm ²)		9.3 × 9.3		
显示区尺寸(mm ²)		11.941 × 9.560		
机构尺寸(mm ³)		22 × 17 × 5.2		
典型亮度(Cd/m ²)		> 70	> 100	
典型功耗(mW)		< 200	< 200	
典型寿命(万小时)		2.5	2.5	
供电电源		DC 5.0V@Max200mA		
重量 (g)				

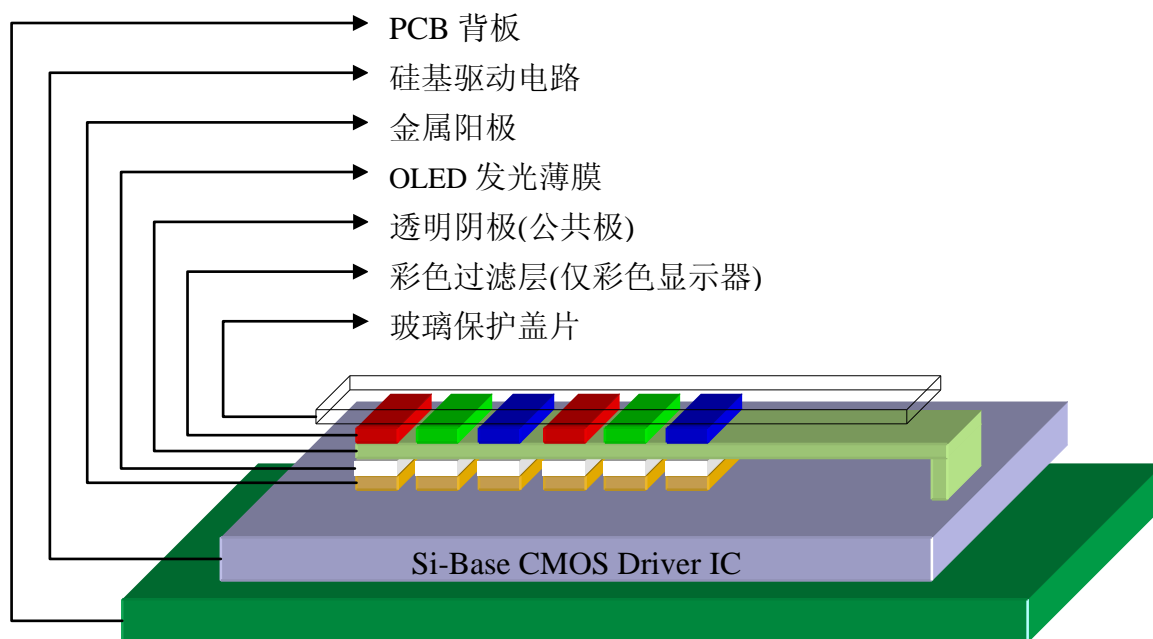


图 2-1 SXGA060 系列 OLED 微型显示器器件结构示意图

2.2. 器件结构

SXGA060 系列 OLED 微型显示器,是在集成了视频信号处理和主动驱动电路的硅基片上,通过自有专利技术依次制备各独立亚像素金属阳极、多层 OLED 发光薄膜、透明阴极(公共极)、复合高密度密封薄膜、RGB 彩色过滤层等,并贴装上玻璃保护盖片,最后再与 PCB 背板互联封装后制备而成的。器件的结构示意如图 2-1 所示。

2.3. 像素点排列

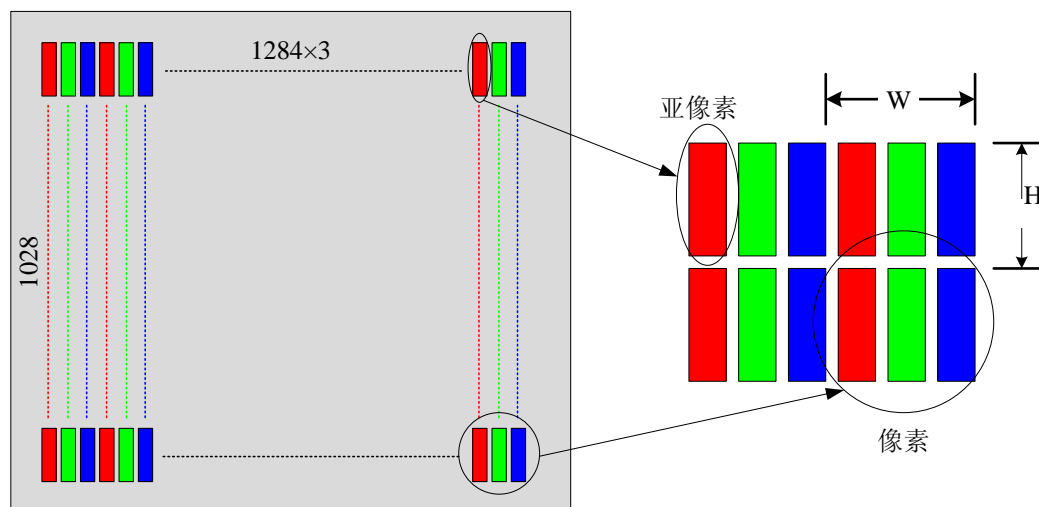


图 2-2 SXGA060 系列 OLED 微型显示器像素排列结构示意图

SXGA060 系列微型显示器的每个像素点由三个亚像素点构成（如图 2-2 所示），每个像素的尺寸、发光面积与显示面积的占空比、显示区域尺寸分别为：

型号	像素点尺寸		占空比	显示区域尺寸	
	宽（W）	高（H）		宽度（1284×W）	高度（1028×H）
SXGA060	9.3μm	9.3μm	68%	11.941mm	9.560mm

彩色显示器的每个亚像素均发白光，通过三基色彩色过滤层实现全彩色显示；单色白光和单色绿光显示器没有彩色过滤层，因此发光效率要高于彩色显示器。

2.4. 功能框图

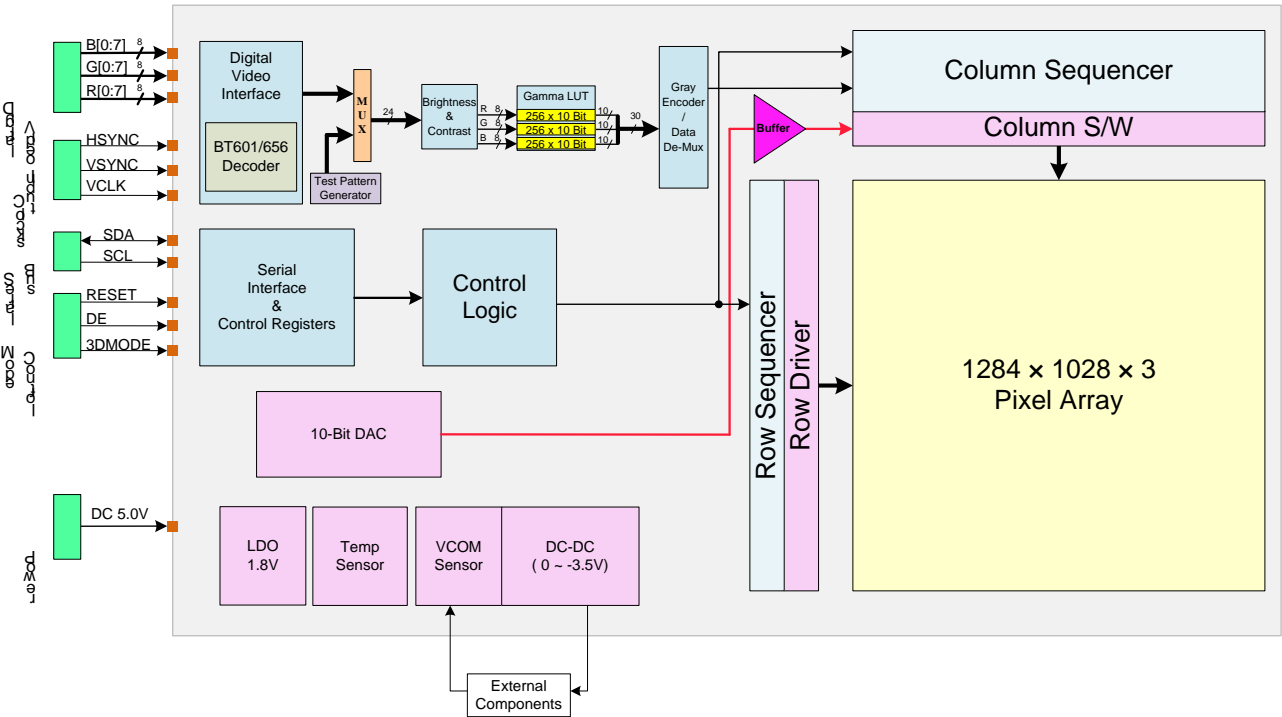


图 2-3 SXGA060 系列显示器系统功能结构示意图

SXGA060 系列微型显示器的系统功能结构如图 2-3 所示。显示器系统芯片主要由数字视频信号接口及解码、数字视频信号处理、测试图案发生器、数字伽玛校正、灰度映射、D/A 转换、行列扫描、像素驱动阵列、两线串行通信接口、可编程控制逻辑单元、温度传感器、DC/DC 转换等功能模块组成。

数字视频信号接口具有三个 8 位数据通道，可接受 8/16/24 位的 RGB 或 YCbCr 视频信号，兼容 ITU-R BT.601/656 标准。内部解码器根据不同的视频输入格式解码输出 24 位 RGB 信号；数字视频信号处理电路接收 24 位 RGB 信号后，对视频信号的亮度、对比度分别进行调整，并保持 24 位 RGB 信号输出；伽玛校正电路对 24 位 RGB 信号进行查表校正后，扩展至 30

位 RGB 信号输出；灰度映射电路通过 D/A 转换，将 30 位 RGB 数字信号转换为三路模拟 RGB 亮度电平信号，再通过行列驱动扫描电路按扫描时序依次注入到各亚像素点驱动单元储存；驱动单元电路将 RGB 亮度电平信号施加到 OLED 发光二极管阳极，并维持一帧/场周期时间。DC/DC 模块通过外部提供的 5V 电源和 PCB 背板的外围元件，产生一个负电压（Vcom）施加到全部 OLED 像素发光二极管的公共阴极，配合前述阳极亮度电平信号，使各 OLED 像素在一帧/场的周期时间内持续发光。

控制逻辑单元通过内部可编程寄存器（随机静态存储器），实现各环节数字视频信号的处理和调整，并控制各单元电路协调工作以及双目 3D 效果的实现。

两线串行接口兼容 I²C 通信标准，用于实现内部寄存器的读写操作，从而实现显示器芯片的数字视频信号解码与处理、伽玛校正、Vcom 电压等功能电路的可编程控制。

内部温度传感器电路实时监测芯片内部的工作温度，外部控制单元通过两线串行接口读取该温度值后，可根据显示器的亮度—温度特性，按需要及时调整伽玛校正和 Vcom 电压，从而实现显示器亮度的温度补偿功能。

2.5. 接口及引脚

2.5.1. 接口及引脚定义

SXGA060 系列产品采用 40Pin 连接器（Hirose DF12D(3.0)-40DP-0.5），与 SVGA 系列产品保持引脚到引脚的兼容；

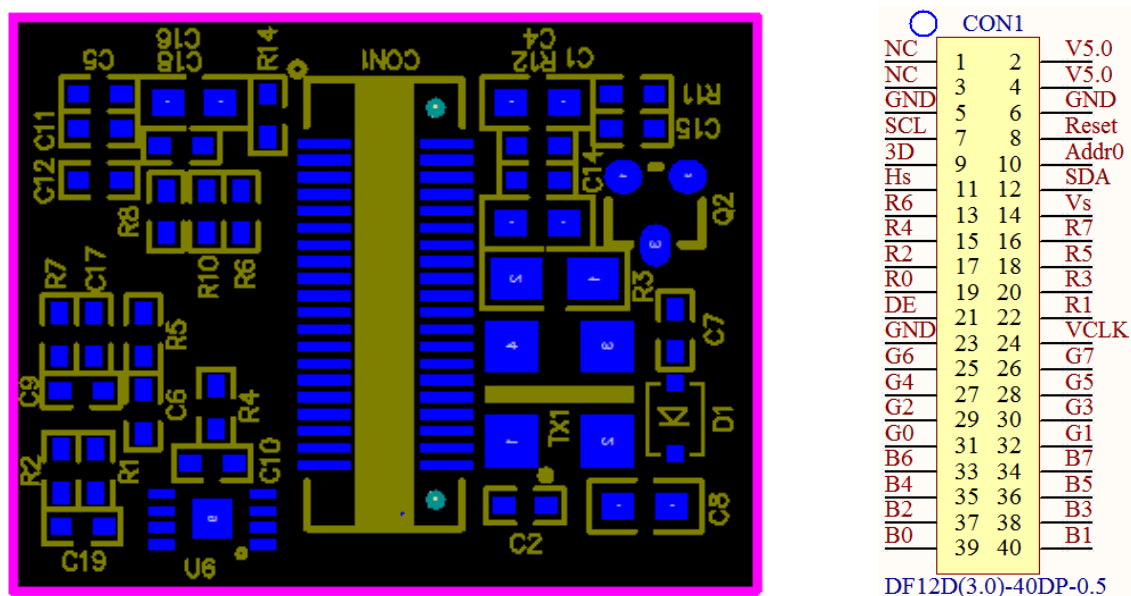


图 2-4 SXGA060 系列产品接口及引脚定义

2.5.2. 接口引脚功能描述

引脚编号	引脚标识	引脚类型	功能	备注	引脚编号	引脚标识	引脚类型	功能	备注
1	NC	-	未使用		2	V5.0	P	+5V电源输入	
3	NC	-	未使用		4	V5.0	P	+5V电源输入	
5	GND	P	电源地		6	GND	P	电源地	
7	SCL	I	串行通信时钟Clock信号	已上拉到1.8V	8	Reset	I	复位端，低电平有效	不能悬空
9	3D	I	3D模式同步信号输入		10	Addr0	I	串行通信地址选择A0	已上拉到1.8V
11	Hs	I	水平同步信号输入		12	SDA	I/O	串行通信数据Data信号	已上拉到1.8V
13	R6	I	R通道视频输入R[6]		14	Vs	I	垂直同步信号输入	
15	R4	I	R通道视频输入R[4]		16	R7	I	R通道视频输入最高位R[7]	
17	R2	I	R通道视频输入R[2]		18	R5	I	R通道视频输入R[5]	
19	R0	I	R通道视频输入最低位R[0]		20	R3	I	R通道视频输入R[3]	
21	DE	I	视频数据使能同步信号输		22	R1	I	R通道视频输入R[1]	
23	GND	P	电源地		24	VCLK	I	视频时钟信号输入	
25	G6	I	G通道视频输入G[6]		26	G7	I	G通道视频输入最高位G[7]	
27	G4	I	G通道视频输入G[4]		28	G5	I	G通道视频输入G[5]	
29	G2	I	G通道视频输入G[2]		30	G3	I	G通道视频输入G[3]	
31	G0	I	G通道视频输入最低位G[0]		32	G1	I	G通道视频输入G[1]	
33	B6	I	B通道视频输入B[6]		34	B7	I	B通道视频输入最高位B[7]	
35	B4	I	B通道视频输入B[4]		36	B5	I	B通道视频输入B[5]	
37	B2	I	B通道视频输入B[2]		38	B3	I	B通道视频输入B[3]	
39	B0	I	B通道视频输入最低位B[0]		40	B1	I	B通道视频输入B[1]	

2.6. 额定操作范围

名称	功能描述	最小	典型	最大 ^①	单位
V5.0	供电电源	4.5	5.0	6.0	V
V _{I/O}	数字信号逻辑电平 ^②	-	1.8	3.3	V
Tstorage	储存温度	-55	20	90	°C
Toperate	操作温度	-40	20	65	°C

注①：绝对最大额定值（V_{I/O}除外），为瞬间不得超过的极限值。使用或超过这些额定值的条件可能影响产品的寿命和可靠性。在允许可靠性、寿命等其它特性降低的前提条件下，产品可以在短时间内工作在该条件下，但产品也有可能损坏。建议在产品典型操作条件下工作。

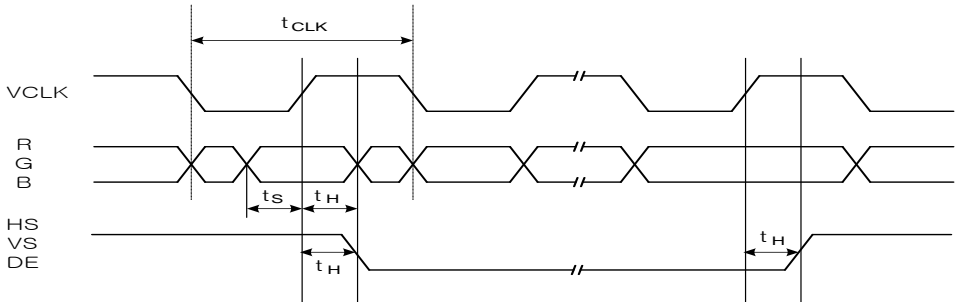
注②：所有数字逻辑（不包括电源）引脚电平，支持 1.8V/3.3V 逻辑电平标准。

2.7. 电气特性

2.7.1. 直流特性

参数名称	功能描述		最小	典型	最大	单位
I _{5.0}	5.0V 供电电流		10	40	200	mA
V _{com}	阴极电压		-3.5	-2	0	V
典型功耗	工作时	彩色(70Cd/m ²)	80	120	200	mW
		单色白光(100Cd/m ²)	60	100	200	
		单色绿光(1500Cd/m ²)				
	关闭时 (Display Off)		40	-	60	
	休眠时 (Power Down)		0.4	-	2	

2.7.2. 交流特性



参数	标识	最小	典型	最大	单位
视频信号	t _s	1	-	-	ns
	t _h	1	-	-	ns
时钟周期	t _{CLK}	4.6	-	-	ns
时钟占空比	q	40	50	60	%

3. 详细功能描述

3.1. 数字视频信号输入及处理

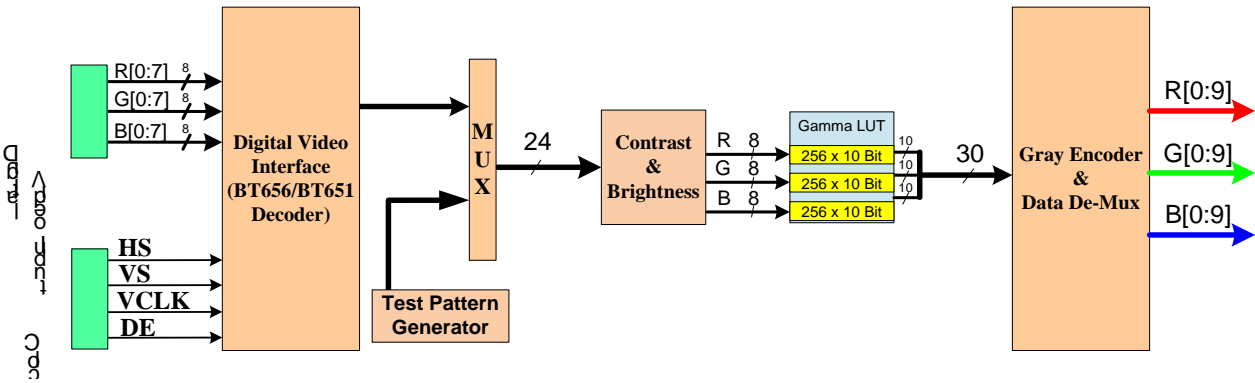


图 3-1 数字视频输入及信号处理流程框图

数字视频信号接口包含三个 8 位 RGB 数据总线通道，以及额外的行（HS）/场（VS）同步信号、数据有效信号（DE）、像素时钟信号（VCLK）。以上共 28 根信号线可依据用户不同的输入视频模式进行连接，不需要的引线可以悬空或接地。采用嵌入同步信号的模式下（ITU-R BT.656 YCbCr/Mono 4:2:2），仅需要 G 通道的 8 根数据线和像素时钟（VCLK）信号。任何模式下，时钟信号 VCLK 均是必须提供的。信号处理流程参见图 3-1。

显示器内部数字视频接口电路允许输入满足 ITU BT.601/656 标准的 8/16/24 位、4:2:2/4:4:4 的视频信号，并转换为 24 位 RGB 4:4:4 格式的信号进入视频信号增强模块，再进行伽玛矫正后，最终输出 3×10 位的 RGB 信号。

如果需要输入常见的复合视频、色差、VGA（模拟 RGB）、HDMI 或 DVI 等视频信号，需使用外部视频解码芯片进行转换，如 ADV7180、AD9985、ADV7611 等。

3.1.1. 信号接口及规范

表 3-1 输入视频信号标准及连接

视频信号标准	色彩编码	引脚		
		R[0:7]	G[0:7]	B[0:7]
8-bit, 4:2:2	YCbCr	-	YCbCr[0:7]	-
8-bit, Mono	Y	-	Y[0:7]	-
16-bit, 4:2:2	YCbCr	-	Y[0:7]	CbCr[0:7]
24-bit, 4:4:4	YCbCr	Cr[0:7]	Y[0:7]	Cb[0:7]
24-bit, 4:4:4	RGB	R[0:7]	G[0:7]	B[0:7]

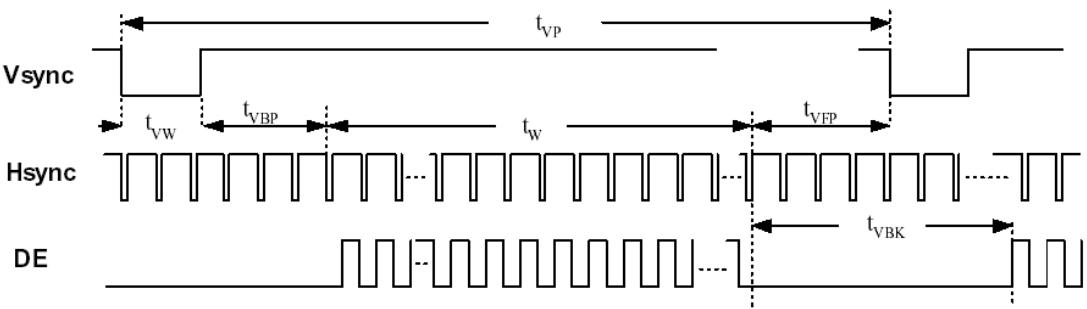


图 3-2 数字视频同步信号时序 (所有格式)

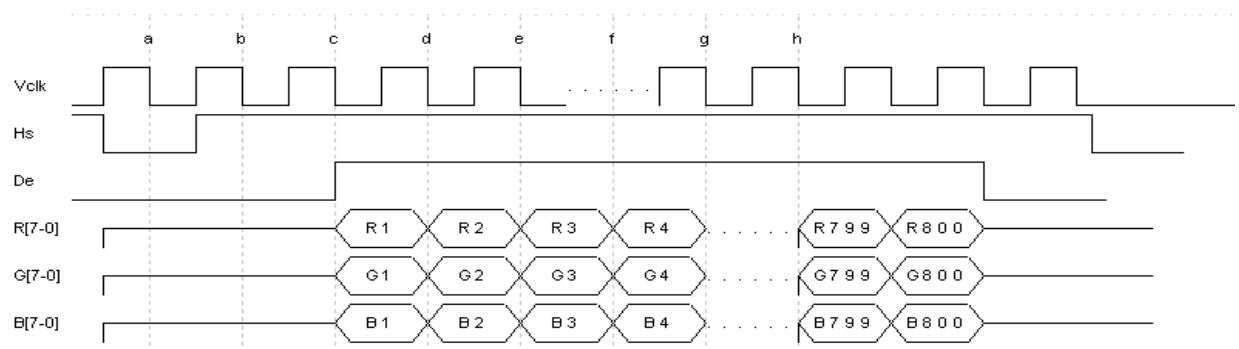


图 3-3 24 位/4:4:4/RGB 信号时序

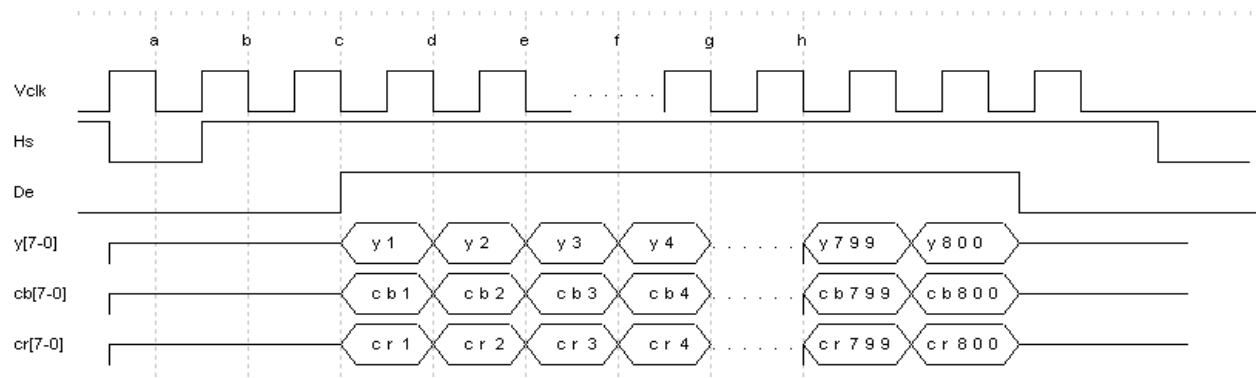


图 3-4 24 位/4:4:4/YCbCr 信号时序

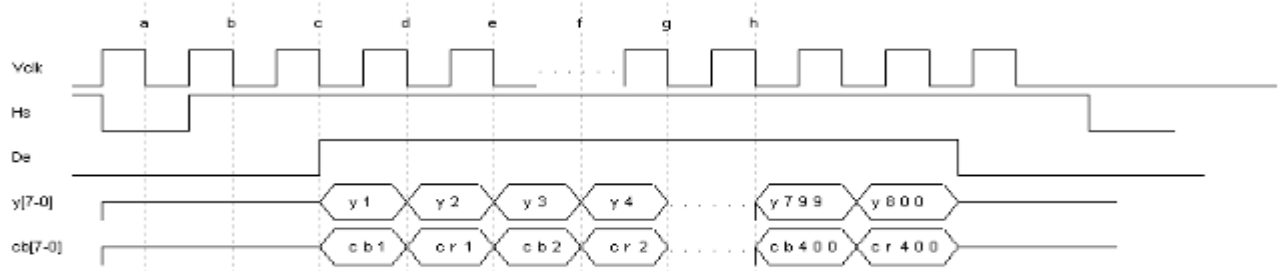


图 3-5 16 位/4:2:2/YCbCr 信号时序

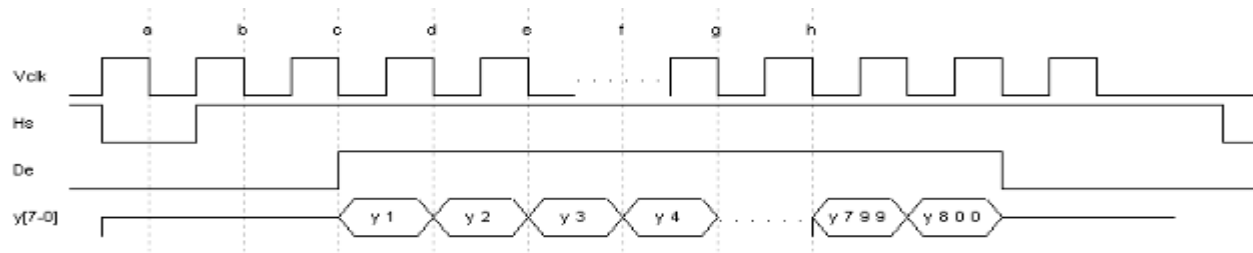


图 3-6 8 位/4:2:2/Mono 信号时序

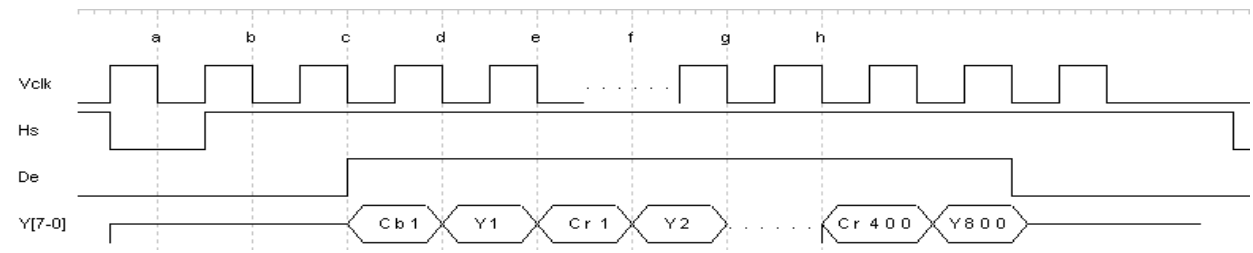


图 3-7 8 位/4:2:2/YCbCr 信号时序

表 3-2 VESA 逐行扫描视频信号模式

模式		频率	总像素	显示像素	前廊	脉冲宽度	后廊
SXGA 1280X1024 85Hz non-interlaced	H	91.146 KHz	1728 pixels	1280 pixels	64 pixels	160 pixels	224 pixels
	V	85.024 Hz	1072 lines	1024 lines	1 line	3 lines	44 lines
	P	157.500 MHz					
SXGA 1280X1024 75Hz non-interlaced	H	79.976 KHz	1688 pixels	1280 pixels	16 pixels	144 pixels	248 pixels
	V	75.025 Hz	1066 lines	1024 lines	1 line	3 lines	38 lines
	P	135.000 MHz					
SXGA 1280X1024 60Hz non-interlaced	H	63.981 KHz	1688 pixels	1280 pixels	48 pixels	112 pixels	248 pixels
	V	60.020 Hz	1066 lines	1024 lines	1 line	3 lines	38 lines
	P	108.000 MHz					
XGA 1024X768 85Hz non-interlaced	H	68.677 KHz	1376 pixels	1024 pixels	48 pixels	96 pixels	208 pixels
	V	84.997 Hz	808 lines	768 lines	1 line	3 lines	36 lines
	P	94.500 MHz					
XGA 1024X768 75Hz non-interlaced	H	60.023 KHz	1312 pixels	1024 pixels	16 pixels	96 pixels	176 pixels
	V	75.029 Hz	800 lines	768 lines	1 line	3 lines	28 lines
	P	78.750 MHz					
XGA 1024X768 60Hz	H	48.363 KHz	1344 pixels	1024 pixels	24 pixels	136 pixels	160 pixels
	V	60.004 Hz	806 lines	768 lines	3 line	6 lines	29 lines

模式		频率	总像素	显示像素	前廊	脉冲宽度	后廊
non-interlaced	P	65.000 MHz					
SVGA 800X600 85Hz non-interlaced	H	53.674 KHz	1048 pixels	800 pixels	32 pixels	64 pixels	152 pixels
	V	85.061 Hz	631 lines	600 lines	1 line	3 lines	27 lines
	P	56.250 MHz					
SVGA 800X600 75Hz non-interlaced	H	46.875 KHz	1056 pixels	800 pixels	16 pixels	80 pixels	160 pixels
	V	75.000 Hz	625 lines	600 lines	1 line	3 lines	21 lines
	P	49.500 MHz					
SVGA 800X600 60Hz non-interlaced	H	37.879 KHz	1056 pixels	800 pixels	40 pixels	128 pixels	88 pixels
	V	60.317 Hz	628 lines	600 lines	1 line	4 lines	23 lines
	P	40.000 MHz					
VGA 640X480 85Hz non-interlaced	H	43.269 KHz	832 pixels	640 pixels	56 pixels	56 pixels	80 pixels
	V	85.008 Hz	509 lines	480 lines	1 line	3 lines	25 lines
	P	36.000 MHz					
VGA 640X480 75Hz non-interlaced	H	37.500 KHz	840 pixels	640 pixels	16 pixels	64 pixels	120 pixels
	V	75.000 Hz	500 lines	480 lines	1 line	3 lines	16 lines
	P	31.500 MHz					
VGA 640X480 60Hz non-interlaced	H	31.469 KHz	800 pixels	640 pixels	16 pixels	96 pixels	48 pixels
	V	59.940 Hz	525 lines	480 lines	10 line	2 lines	33 lines
	P	25.175 MHz					

表 3-3 VESA 隔行扫描视频信号模式

模式		频率	总像素	显示像素
SMPTE-170M-1 640X480 Mono 30Hz interlaced	H	15.734 KHz	780 pixels	640 pixels
	V	60 Hz Field	262.5 lines	240 lines
	P	12.27 MHz		
SMPTE-170M-2 800X600 Mono 25Hz interlaced	H	15.625 KHz	1052 pixels	800 pixels
	V	50 Hz Field	312.5 lines	300 lines
	P	16.437 MHz		
NTSC 720X480 Color 30Hz interlaced	H	15.734 KHz	858 pixels	720 pixels
	V	60 Hz Field	262.5 lines	240 lines
	P	13.5 MHz		
PAL 720X576 Color 25Hz interlaced	H	15.625 KHz	864 pixels	720 pixels
	V	50 Hz Field	312.5 lines	288 lines
	P	13.5 MHz		
NTSC (Square) 640X480 Color	H	15.734 KHz	780 pixels	640 pixels
	V	60 Hz Field	262.5 lines	240 lines

30Hz interlaced	P	12.2727 MHz		
PAL (Square)	H	15.625 KHz	944 pixels	768 pixels
768X576 Color	V	50 Hz Field	312.5 lines	288 lines
25Hz interlaced	P	14.75 MHz		

表 3-4 SXGA 视频信号参数

参数名称	标识	数值			单位	备注
		最小	典型	最大		
Clock Frequency	f _{CLK}			216	MHz	SXGA 120Hz
HSYNC Period	t _{HP}	670			t _{CLK}	
HSYNC Pulse Width	t _{HW}	10			t _{CLK}	
HSYNC Back Porch	t _{HBP}	10			t _{CLK}	
Horizontal Valid data width	t _{HV}	640		1280	t _{CLK}	
HSYNC Front Porch	t _{HFP}	10			t _{CLK}	
Horizontal Blank	t _{HBK}	30			t _{CLK}	
VSYNC Period	t _{VP}	243			t _{HP}	
VSYNC Pulse Width	t _{VW}	1			t _{HP}	
VSYNC Back Porch	t _{VBP}	1			t _{HP}	
Vertical valid data width	t _W	240		1024	t _{HP}	
Vertical Front Porch	t _{VFP}	1			t _{HP}	
Vertical Blank	t _{VBK}	3			t _{HP}	

3.1.2. 色彩空间转换

如果输入 YCbCr 的视频信号，内置色彩空间转换功能模块将把信号转换为 24 位的 RGB 信号，转换公式如下：

$$R = 1.164 \times (Y - 16) + 1.596 \times (Cr - 128)$$

$$G = 1.164 \times (Y - 16) - 0.813 \times (Cr - 128) - 0.392 \times (Cb - 128)$$

$$B = 1.164 \times (Y - 16) + 2.017 \times (Cb - 128)$$

3.1.3. 信号增强

视频信号增强功能是通过调节视频信号的亮度和对比度来实现，如所示图 3-8。

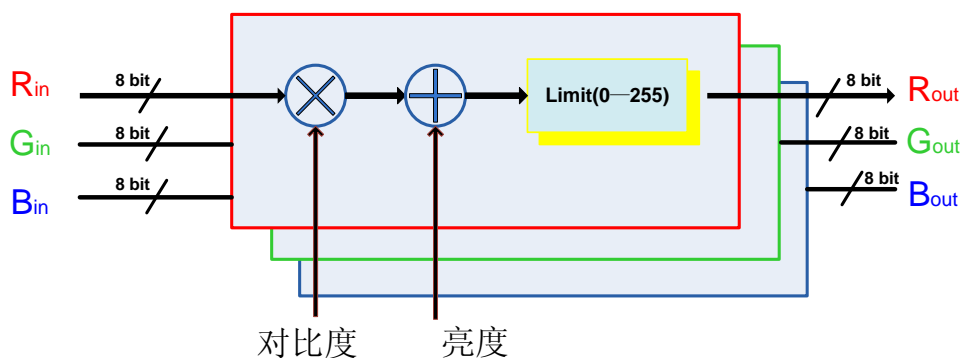


图 3-8 数字视频信号增强原理框图

- 亮度调节采用加减法实现，输出值等于输入值加上寄存器 08H 的设定值再减去 128。当寄存器 08H 的设定值大于 128 时，等效于亮度增加，反之则为亮度减小。亮度调整范围为 ± 128 。

$$V_{out} = V_{in} + \text{Reg}(08H) - 128$$

- 对比度调节采用乘除法实现，输出值等于输入值乘以寄存器 09H 的设定值再除以 128。当寄存器 09H 的设定值大于 128 时，等效于对比度增加，反之则为对比度减小。对比度调整范围为 0 至 2 倍增益。

$$V_{out} = V_{in} \cdot \frac{\text{Reg}(09H)}{128}$$

注：上述算法中只保留 8 位数据，计算溢出时自动舍弃高位。

3.1.4. 测试图案

内置测试图案发生器可产生彩色条、灰度图、黑白方块、水平条纹、垂直条纹、单色红、绿、蓝、白、黑，以及可调 RGB 灰度测试图案。寄存器 06H 用于模式选择，默认设置为 0，测试图案发生器关闭；当选择可调 RGB 灰度模式时，寄存器对 07:08H、09:0AH 和 0B:0CH 分别用于设置 10 位 RGB 的亮度。各测试图案示意图参见图 3-9，模式设置参见表 3-5。

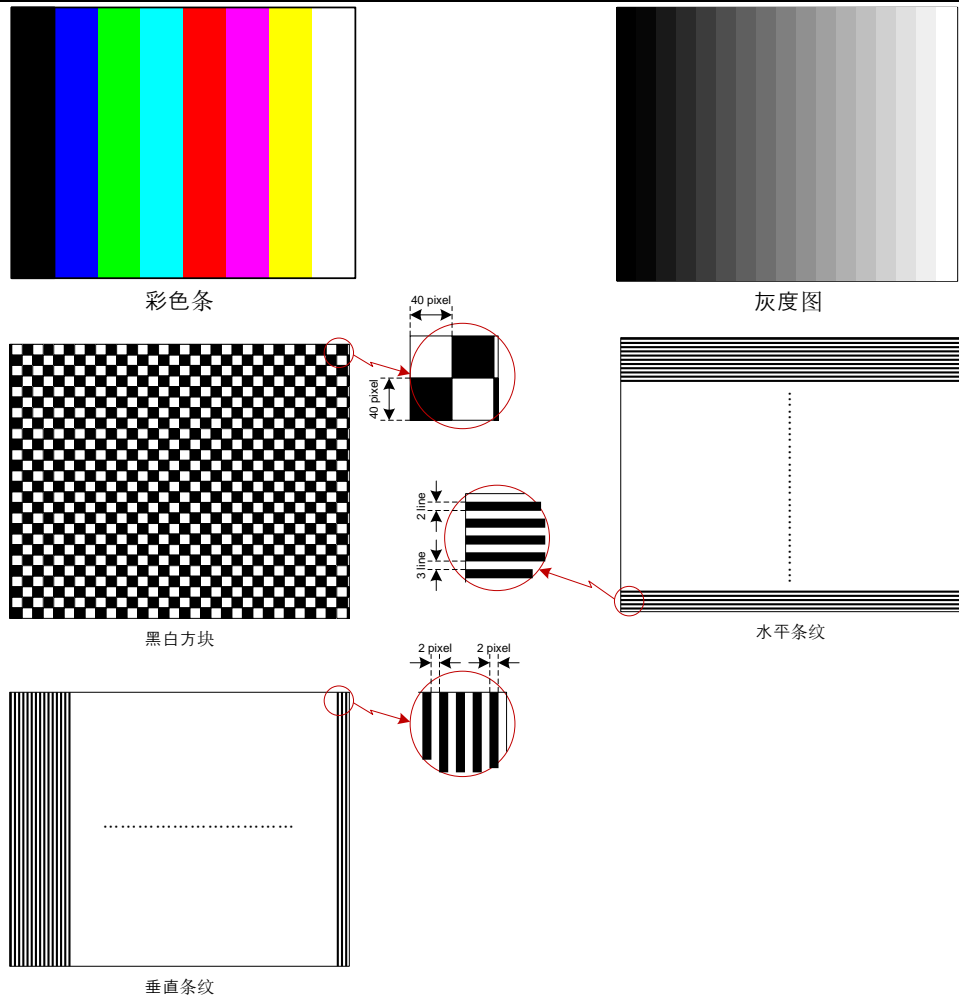


图 3-9 内置测试图案示意图

表 3-5 测试图案模式设置

测试图案 \ 寄存器	模式 (06H)	R 亮度 (07:08H)	G 亮度 (09:0AH)	B 亮度 (0B:0CH)
彩色条	01H	-	-	-
灰度图	02H	-	-	-
黑白方块 (40×40)	03H	-	-	-
水平条纹 (间隔 2 行)	04H	-	-	-
垂直条纹 (间隔 2 列)	05H	-	-	-
黑	06H	-	-	-

白	07H	-	-	-
红	08H	-	-	-
绿	09H	-	-	-
蓝	0AH	-	-	-
可调 RGB 灰度 ^①	0BH	0~1023	0~1023	0~1023

注①：可调 RGB 模式中，RGB 三个通道的亮度值设定范围为 0~1023 (10 位)，各占用两个 8 位寄存器，高位寄存器 (07H/09H/0BH) 只有最低两位有效。当 Gamma 控制使能时，10 位亮度设定值只有高 8 位有效。

3.1.5. 伽玛校正

SXGA060 系列产品内部集成了 RGB 三通道独立的查找表，每个通道具有 256 点、10 位的分辨率，可以实现 RGB 三通道、一一对应的 8 位输入扩展为 10 位输出的高精度伽玛校正功能。

SXGA060 上电默认状态下，伽玛校正功能被禁用，查找表被随机值填充。8 位输入信号被直接旁路到 10 位输出总线的高 8 位，低 2 位为 0。用户需要对查找表初始化以后再打开伽玛校正功能，否则可能出现色彩显示异常的现象。

SXGA060 内部伽玛查找表的工作和操作依赖于外部输入的时钟信号 (VCLK)，并且当 Reset 引脚释放后 (高电平)，至少需要等待 1024 个 VCLK 周期后，才能对查找表进行操作。如果没有 VCLK 信号，查找表的操作不会有错误响应，但实际操作并没有被执行，包括打开伽玛校正功能也可能失效。

3.2. 3D 视频支持

帧序或场序 3D 视频显示通过 3D 信号引脚 (Pin9) 和寄存器 20H 设置的配合来实现。当 3D 引脚电平和 20H 寄存器 3D 位设置一致时，视频信号数据输入有效，显示器更新为当前输入的帧/场数据，否则，数据无效，显示器维持上一帧/场的数据。3D 引脚信号在场同步信号下降沿检测，图 3-10 为 3D 显示时序示意图。

逐行扫描模式下，3D 视频信号采用帧序模式，如奇数帧更新左眼显示，偶数帧更新右眼显示。

隔行扫描模式下，3D 视频信号采用场序模式，如奇数场更新左眼显示，偶数场更新右眼

显示。此时，每一场图像纵向分辨率降低，应将 02H 寄存器的 5:4 两位设置为“11”。显示器会同步将每一行数据复制为两行显示，以保证图像纵横比及显示效果。

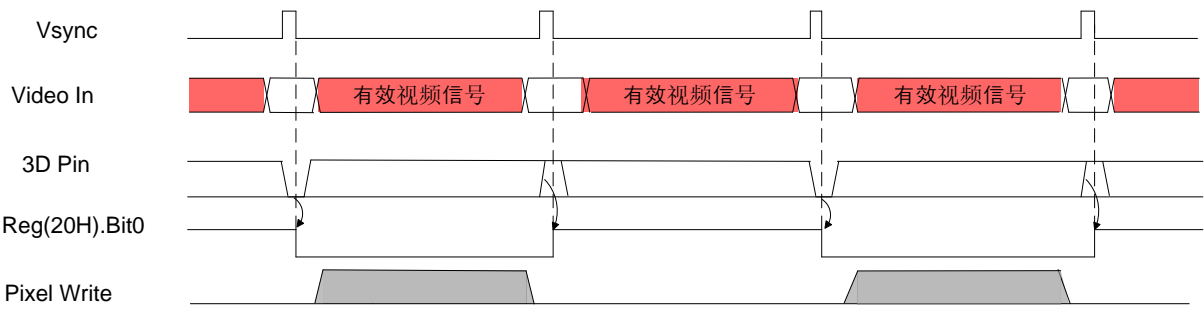


图 3-10 3D 显示时序示意图

3.3. 电源及复位

SXGA060 系列显示器只需要外部提供 5V 直流稳压电源，内部集成 LDO 产生内核工作所需的 1.8V 电源，用于视频解码、视频信号增强、伽玛校正、通讯接口等；5V 电源除提供 LDO 产生 1.8V 电源外，主要用于 OLED 像素驱动和 D/A 转换等。为了保证显示图像的品质，请注意 5V 电源的纹波和干扰抑制。

3.3.1. 上/下电时序

显示器内部的上电机制依赖于外部输入时钟信号（VCLK），因此，VCLK 和 5V 电源的输入时序配合非常重要。SXGA060 要求先提供 VCLK 信号，再提供 5V 电源。如果不能满足要求，显示器工作状态有可能会异常。

为了避免上电时序导致显示器异常的现象，建议用户可在完成寄存器初始化后，先设置显示器为省电模式（寄存器 40H=80H）并维持 20ms，再取消省电模式（寄存器 40H=00H）。

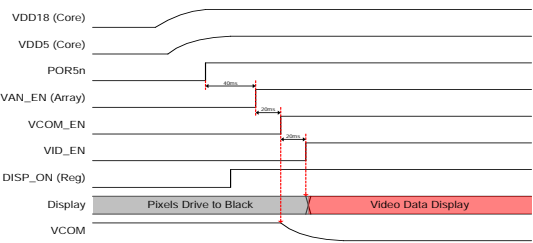


图 3-11 上电时序 (1.8V 阈值为 1.2V)

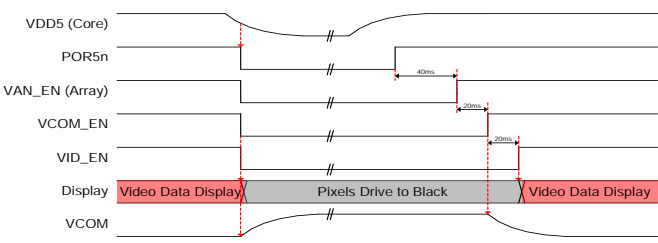


图 3-12 V5 电源上/下电时序（阈值为 4V）

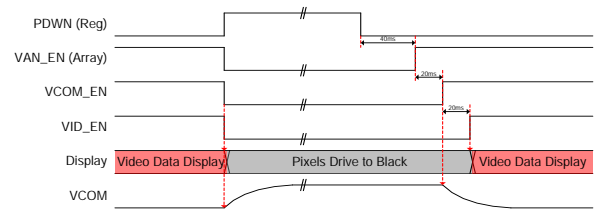


图 3-13 寄存器控制电源开/关时序

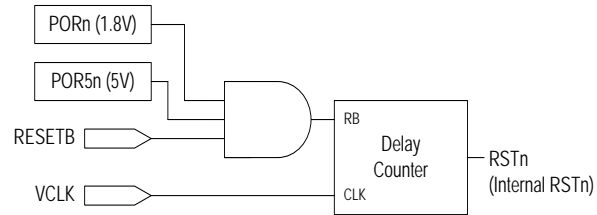


图 3-14 复位机制原理图

3.3.2. 复位时序

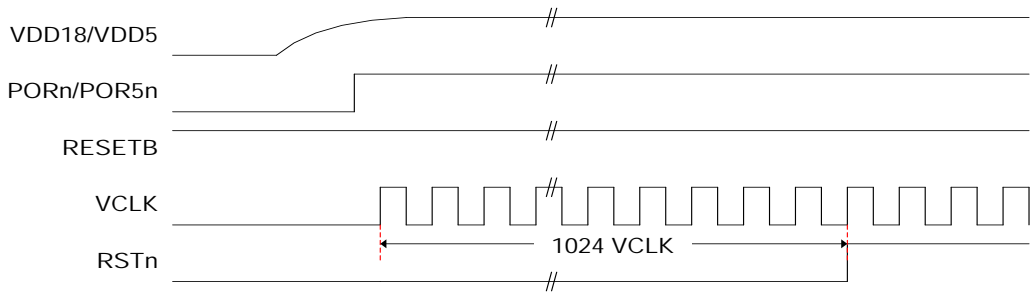


图 3-15 复位时序 1 (Reset 引脚固定 = 1)

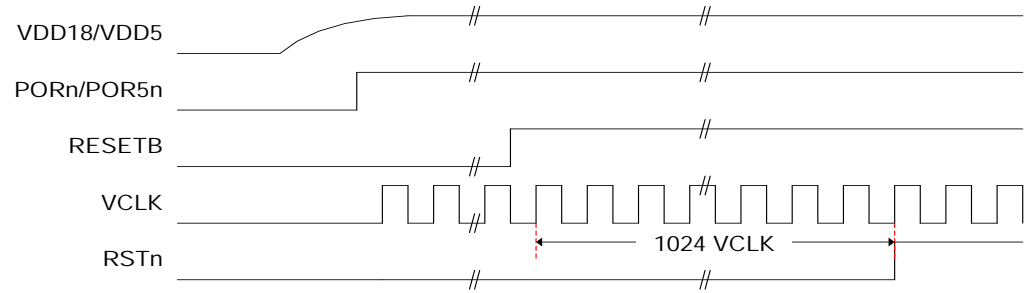


图 3-16 复位时序 2 (Reset 引脚变化依赖于 VCLK)

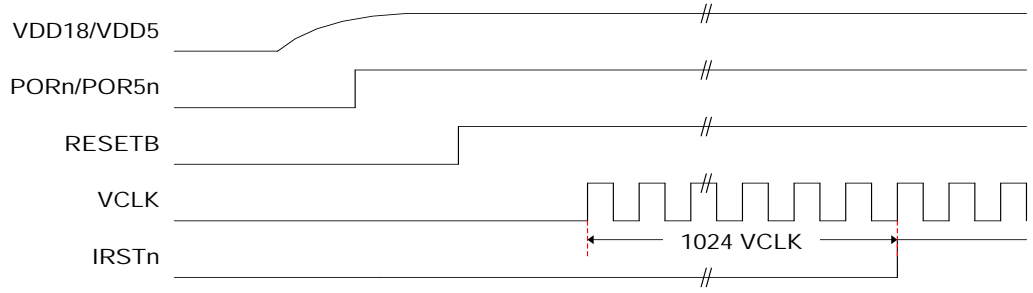


图 3-17 复位时序 3 (Reset 引脚变化与 VCLK 无关)

3.4. 像素驱动单元电路

SXGA060 系列 AMOLED 像素驱动单元电路如图 3-18 所示。每个 OLED 发光二极管采用电压驱动方式，其典型光电特性如图 3-19 所示。

视频信号 Video_In 在扫描信号 ROWSEL 和 ROWSEL_B 同时有效后，经 P1、N1 向储能电容 C 充电，同时控制 N2 的输出。储能电容 C 可保证在一帧/场周期内维持 N2 的输出。

N2 采用源极跟随器结构，控制 5V 电源（Van）施加到 OLED 阳极的电压。

所有像素点的 OLED 阴极连接到负电压 Vcom（共阴结构），Vcom 可通过 9 位 34:35H 寄存器进行调节，从而实现整个显示屏的亮度调整。

N3 用于对 OLED 器件寄生电容实现快速放电，可在每次刷新数据前将残余电荷彻底放净，从而保证每次刷新的有效充电和显示。N3 的放电使能可通过寄存器 21H 的 Bit3 选择。

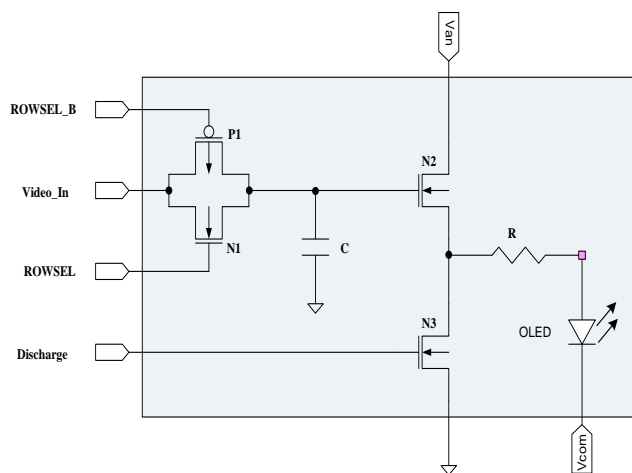


图 3-18 像素驱动单元电路原理图

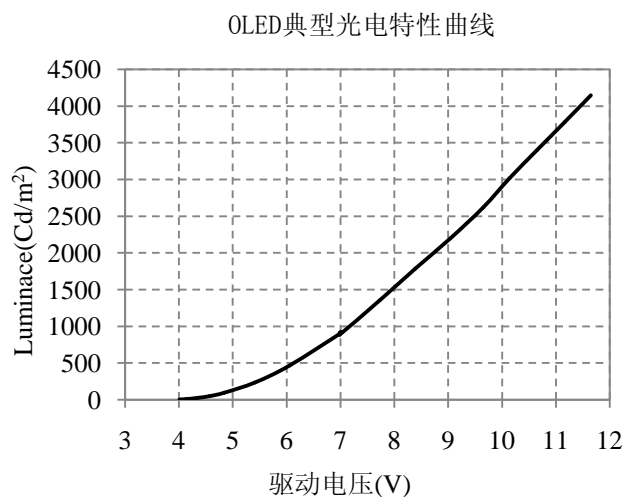


图 3-19 OLED 典型光电特性

3.5. DC-DC 转换器

OLED 发光需要在阳极和阴极之间施加正向偏压，阳极电压由 5V 电源通过驱动管控制，所有像素的共阴极电压 Vcom 由显示器 PCB 背板的 DC-DC 转换器提供。DC-DC 转换器的驱动脉冲由显示器内部可编程脉冲信号发生器提供，电路如图 3-20 所示。Vcom 有效调节范围为 0~-3V，对应 9 位控制寄存器为 34:35H，其典型工作曲线如图 3-21 所示。

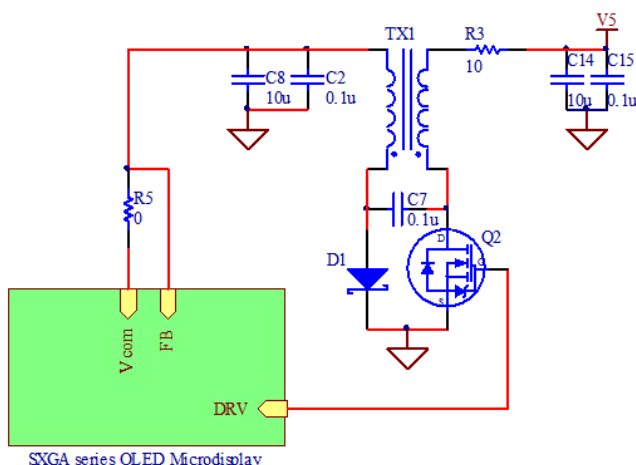


图 3-20 阴极负压 DC/DC 电路原理图

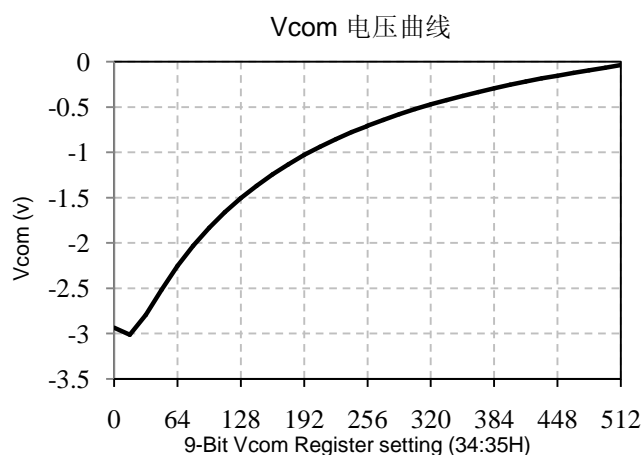


图 3-21 Vcom 可编程典型工作曲线

3.6. 温度传感器

SXGA060 系列产品的内置温度传感器依赖于外部输入的场同步信号 (Vs) 工作, 更新周期为 256 个场同步信号周期 (60Hz 时, 约为 4.3 秒)。

寄存器 39H 为内置温度传感器测量读数。通过两线串行接口读取 39H 寄存器可获得显示器内部的实时温度值，其转换关系为：

$$T = 0.47 \times \text{Reg}(39H) - 40$$

内置温度传感器特性与标定环境温度对应曲线如图 3-22 和图 3-23 所示。

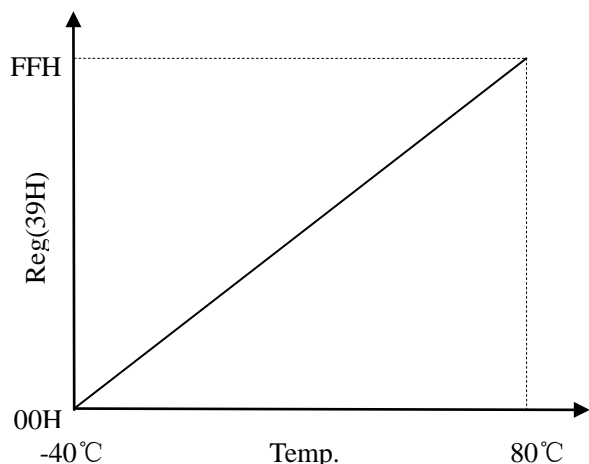


图 3-22 寄存器(39H)读数与温度关系

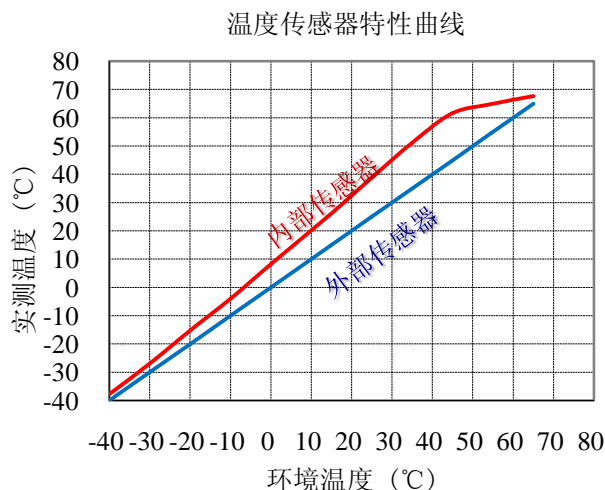


图 3-23 内置温度传感器特性曲线

3.7. 两线串行接口

SXGA060 系列产品的两线串行接口只兼容 I²C 标准的随机地址读写模式。显示器只能作为从机使用，所有读/写操作必须由主机来实现。

通过两线串行接口对显示器内部寄存器的设置，可以实现视频输入模式选择、视频信号增强、伽玛矫正、Vcom 调整等功能。SDA 和 SCL 已经通过 10k 电阻上拉到内部 1.8V 电源。

两线串行接口主要特性及通讯标记如下：

- 通讯速率（SCL）支持 100K~1MHz；
- 采用 7 位从机地址+1 位读/写标志构成 8 位的从机地址（Slave Address）；
- 起始标志（Start/Re-Start）：当 SCL 为高电平时，SDA 由高电平变低电平，如图 3-24 所示；
- 停止标志(Stop):当 SCL 为高电平时，SDA 由低电平变为高电平，如图 3-24 所示；
- 有效应答标志（ACK）：当 SDA 为低电平表示有效应答；
- 无效应答标志（NAK）：当 SDA 为高电平表示无效应答；
- 每次通讯传递 8 位数据+1 位应答位，共需要 9 个 SCL 周期；
- 除 Start/Stop 标志外：
 - 每一位的数据（SDA）变化需在 SCL 为低电平期间完成；
 - 在 SCL 为高的周期内，SDA 应维持状态稳定；

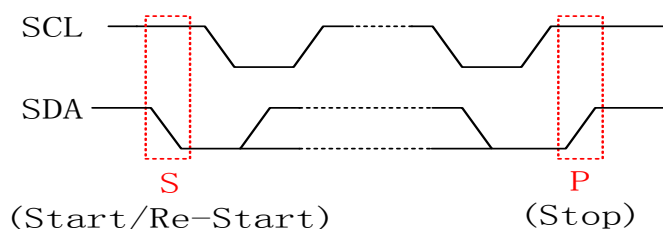


图 3-24 起始/停止标识时序图

3.7.1. 数据传输格式

- 主机向从机写数据格式如
- 图 3-25 所示，具体步骤为：
 - 1) 主机发送起始标志（S）
 - 2) 主机发送 7 位从机地址（Slave Addr）和 1 位低电平写（ \bar{W} ）标志
 - 3) 从机发送 1 位低电平有效应答标志（A）
 - 4) 主机发送 8 位寄存器地址（Register）
 - 5) 从机发送 1 位低电平有效应答标志（A）
 - 6) 主机发送 8 位数据（Data）
 - 7) 从机发送 1 位有效应答标志（A）
 - 8) 主机发送停止标志（P）



图 3-25 主机向从机写数据的基本格式

主机向从机读数据格式如

- 图 3-26 所示，具体步骤为：

- 1) 主机发送起始标志 (S)
- 2) 主机发送 7 位从机地址 (Slave Addr) 和 1 位低电平写 (\bar{W}) 标志
- 3) 从机发送 1 位低电平有效应答标志 (A)
- 4) 主机发送 8 位寄存器地址 (Register)
- 5) 从机发送 1 位低电平有效应答标志 (A)
- 6) 主机发送重复起始标志 (Sr)
- 7) 主机发送 7 位从机地址和 1 位高电平读 (R) 标志
- 8) 从机发送 1 位有效应答标志 (A)
- 9) 从机发送 8 位数据 (Data)
- 10) 主机发送 1 位高电平无效应答位 (\bar{A})
- 11) 主机发送停止标志 (P)

S	Slave Addr	\bar{W}	A	Register	A	Sr	Slave Addr	R	A	Data	\bar{A}	P
---	------------	-----------	---	----------	---	----	------------	---	---	------	-----------	---

图 3-26 主机向从机读数据的基本格式

- 超过 8 位数据的操作

超过 8 位数据的操作，采用向右靠齐的原则拆分为多个 8 位数据，并分别进行高、低位寄存器的操作。如 10 位数据需拆分为两个 8 位数据，其中低 8 位数据保留 10 位原始数据的低 8 位；高 8 位数据仅低 2 位数据有效，等于 10 位原始数据的高 2 位。

当执行写操作时，要求先写入高位数据，后写入低位数据。只有在低位数据写入操作完成后，相关功能才能生效。

3.7.2. 显示器地址设置

显示器（从机）地址 (Slave Addr) 可以通过 SelAdr0 引脚进行选择。默认 SelAdr0 通过内部 10K 电阻已上拉至高电平 (1.8V)。双目应用时，请将其中一个显示器 SelAdr0 接地。对应显示器读/写地址如表 3-6 所示。

表 3-6 显示器地址与 SelAdr0 引脚设置及读/写时序对应关系表

A7 (MSB)	A6	A5	A4	A3	A2	A1 (SelAdr0)	A0 (R/ \bar{W})	SlaveAddress (R/ \bar{W})
0	0	0	1	1	1	0	1/0	1DH/1CH
0	0	0	1	1	1	1 (默认)	1/0	1FH/1EH

3.7.3. 伽玛查找表操作

SXGA060 系列产品采用了 RGB 三通道、每通道 256 点、每点 10 位的伽玛校正查找表(LUT)架构来实现伽玛校正。每个 10 位数据又采用两个 8 位寄存器实现，寻址范围超出了 8 位地址的寻址能力。内部伽玛查找表的读写操作采用三组寄存器和一个控制寄存器的配合，按照特殊的时序来实现。寄存器定义如表 3-7 所示。

表 3-7 伽玛校正功能相关寄存器

通道	LUT 地址寄存器	LUT 数据寄存器		控制寄存器(10H)		
		高位	低位	使能位	读操作位	更新位
R	11H	12H	13H	Bit6	Bit5	Bit2
G	14H	15H	16H		Bit4	Bit1
B	17H	18H	19H		Bit3	Bit0

- 查找表写操作（以 R 通道为例）
 - 1) 确认控制寄存器（10H）的“读操作位”设置为 0（默认状态）；
 - 2) 将需要操作的 LUT 地址（00H~FFH）写入 R 通道 LUT 地址寄存器（11H）；
 - 3) 将 10 位矫正数据补齐为 16 位（高 6 位补 0）；
 - 4) 将 16 位矫正数据的高 8 位写入 R 通道 LUT 高位数据寄存器（12H）；
 - 5) 将 16 位矫正数据的低 8 位写入 R 通道 LUT 低位数据寄存器（13H）；
 - 6) 重复步骤 2~5，直至 256 个地址操作完成；
 - 7) 设置控制寄存器（10H）对应 R 通道“更新位”为 1，更新 R 通道查找表。

参考上述步骤 1~7，可实现 G 和 B 的伽玛校正查找表写操作。如需 RGB 三个通道数据同步执行写操作，每一组数据需遵循步骤 1~7 的操作逻辑和顺序：分别写入 RGB 三个通道的地址、分别写入 RGB 三个通道的高位和低位数据、同时设置 RGB 通道的三个更新状态位、循环 0~255 地址。

当 RGB 三个通道的查找表数据初始化完成并执行了更新操作后，需要将控制寄存器(10H)“使能位”设置为 1，伽玛校正功能才被打开。

- 查找表读操作（以 R 通道为例）
 - 1) 确认控制寄存器（10H）的“读操作位”设置为 0（默认状态）；
 - 2) 将需要操作的 LUT 地址（00H~FFH）写入 R 通道 LUT 地址寄存器（11H）；
 - 3) 设置控制寄存器（10H）对应 R 通道的“读操作位”为 1（读操作）；
 - 4) 确认并等待控制寄存器（10H）对应 R 通道的“读操作位”为 0（读操作结束）；

- 5) 分别读取 LUT 高位和低位数据寄存器，转换为 10 位数据；
- 6) 重复步骤 3~5，直至 256 个地址操作完成；

参考步骤 1~6，可读取 G 和 B 通道的当前伽玛矫正数据。如需 RGB 三个通道数据同步执行读操作，每一组读操作需遵循步骤 1~6 的操作逻辑和顺序：分别写入 RGB 三个通道的地址、同时设置 RGB 通道的三个读操作位、等待读操作位恢复为 0、分别读取 RGB 三个通道的高位和低位数据、循环 0~255 地址。

4. 寄存器描述

4.1. 寄存器概览

表 4-1 显示器寄存器一览表

地址	字节	功能描述	默认值
00H	1	驱动电路版本信息	10H
01H	1	时钟和同步信号的模式、极性设置	03H
02H	1	视频信号模式设置	43H
03H	1	纵向扫描无效行数设置 (V_Blank)	00H
04H	1	水平扫描无效列数设置 (H_Blank)	00H
05H	1	保留	
06H	1	测试图案使能及模式设置寄存器	00H
07:08H	2	测试图案 R 通道 10 位灰度值设置寄存器 (R_Level[9:0])	000H
09:0AH	2	测试图案 G 通道 10 位灰度值设置寄存器 (G_Level[9:0])	000H
0B:0CH	2	测试图案 B 通道 10 位灰度值设置寄存器 (B_Level[9:0])	000H
0DH	1	保留	
0EH	1	视频信号亮度控制寄存器	80H
0FH	1	视频信号对比度控制寄存器	80H
10H	1	视频编码及伽玛功能控制寄存器	40H
11H	1	伽玛 R 通道地址寄存器	00H
12:13H	2	伽玛 R 通道 10 位数据寄存器 (R_Gamma[9:0])	000H
14H	1	伽玛 G 通道地址寄存器	00H
15:16H	2	伽玛 G 通道 10 位数据寄存器 (G_Gamma[9:0])	000H
17H	1	伽玛 B 通道地址寄存器	00H
18:19H	2	伽玛 B 通道 10 位数据寄存器 (B_Gamma[9:0])	000H
1AH~1FH	6	保留	-
20H	1	3D 功能控制寄存器	00H
21H	1	显示开关、2×放大、扫描方向控制寄存器	40H
22:23H	2	左边距设置 9 位寄存器 (Left[8:0])	002H
24:25H	2	右边距设置 9 位寄存器 (Right[8:0])	002H
26:27H	2	上边距设置 9 位寄存器 (Top[8:0])	002H
28:29H	1	下边距设置 9 位寄存器 (Bottom[8:0])	002H
30H	1	DAC 偏移量控制寄存器	80H
31H	1	DAC 电流控制寄存器	44H
32H	1	DAC 功能控制寄存器	87H
33H	1	DC/DC 功能控制寄存器	42H
34:35H	2	Vcom 设置 9 位寄存器 (Vcom[8:0])	1FFH
36H~38H	3	保留	-
39H	1	温度测量值寄存器	xxH
3AH~3FH	6	保留	-

地址	字节	功能描述	默认值
40H	1	省电模式控制寄存器	00H

4.2. 寄存器详细描述

类别	寄存器	读/写	位	功能	默认值	详细描述
版本信息	00H	只读	7:4	产品类别	0001b	0001b : SXGA
			3:0	修订版本	0000b	0000b : 修订版本号
时钟同步信号 模式极性设置	01H	读/写	7	DDR 模式	0b	0b : SDR 模式 1b : DDR 模式
			6	时钟同步模式 (仅 DDR 模式有效)	0b	0b : 数据起始于 VCLK 下降沿 1b : 数据起始于 VCLK 上升沿
			5	场同步控制	0b	0b : 场同步正常 1b : 场同步反相
			3	Vs 极性	0b	0b : 低电平有效 1b : 高电平有效
			2	Hs 极性	0b	0b : 低电平有效 1b : 高电平有效
			1:0	同步信号模式	11b	00b : 嵌入式同步 10b : 外同步, DE 无效 11b : 外同步+DE 有效
视频信号模式设置	02H	读/写	7:6	SAV Offset	01b	00b : 起始于 SAV 前 1 个像素 01b : 与 SAV 同步 10b : 起始于 SAV 后 1 个像素 11b : 起始于 SAV 后 2 个像素
			5:4	扫描模式	00b	00b : 逐行扫描 10b : 隔行扫描 11b : 伪隔行扫描 (适用场序 3D 模式)
			3	DAC 时钟模式	0b	0b : VCLK / 2 1b : VCLK
			2:0	视频信号格式	011b	000b : 16-bit 422 YCbCr 001b : 24-bit 444 YCbCr 010b : 8-bit Mono 011b : 24-bit 444 RGB 100b : 8-bit 422 YCbCr
	03H	读/写	7:0	V Blank	00H	Vertical Blank Lines
	04H		7:0	H Blank	00H	Horizontal Blank Pixels

类别	寄存器	读/写	位	功能	默认值	详细描述
测试图案 模式控制	06H	读/写	3:0	测试图案模式	0H	0H：视频模式（测试图案发生器关闭） 1H：彩色条 2H：灰度图 3H：黑白方块（40×40） 4H：行交错（2行） 5H：列交错（2列） 6H：全黑 7H：全白 8H：红 9H：绿 AH：蓝 BH：可调 R/G/B 灰度
测试图案 RGB 灰度设置	07H	读/写	1:0	TP Red [9:8]	00b	R 通道 10 位灰度值[9:0]
	08H		7:0	TP Red [7:0]	00H	
	09H		1:0	TP Green [9:8]	00b	G 通道 10 位灰度值[9:0]
	0AH		7:0	TP Green [7:0]	00H	
	0BH		1:0	TP Red [9:8]	00b	B 通道 10 位灰度值[9:0]
	0CH		7:0	TP Red [7:0]	00H	
视频信号 增强	0EH	读/写	7:0	亮度	80H	00H：亮度最小（全黑） 80H：亮度不变 FFH：亮度最大
	0FH	读/写	7:0	对比度	80H	00H：对比度最小（全黑） 80H：对比度不变 FFH：对比度最大（2×）
Gamma 功能控制	10H	读/写	7	视频信号编码格式	0b	0b：二进制 1b：灰度
			6	伽玛校正使能	1b	0b：开 1b：关
			5	R 通道读操作	0b	0b：读结束 1b：启动读操作
			4	G 通道读操作	0b	
			3	B 通道读操作	0b	(操作结束后自动清零)
			2	R 通道更新	0b	0b：更新结束 1b：启动更新操作 (操作结束后自动清零)
			1	G 通道更新	0b	
			0	B 通道更新	0b	
Gamma RGB 通道 地址	11H	读/写	7:0	R 通道 LUT 地址	00H	R 通道 LUT 地址寄存器
	12H		1:0	R 通道高位数据[9:8]	00b	R 通道 10 位数据寄存器[9:0]
	13H		7:0	R 通道低位数据[7:0]	00H	
	14H		7:0	G 通道 LUT 地址	00H	G 通道 LUT 地址寄存器

类别	寄存器	读/写	位	功能	默认值	详细描述
矫正数据	15H		1:0	G 通道高位数据[9:8]	00b	G 通道 10 位数据寄存器[9:0]
	16H		7:0	G 通道低位数据[7:0]	00H	
	17H		7:0	B 通道 LUT 地址	00H	B 通道 LUT 地址寄存器
	18H		1:0	B 通道高位数据[9:8]	00b	B 通道 10 位数据寄存器[9:0]
	19H		7:0	B 通道低位数据[7:0]	00H	
3D 功能控制	20H	读/写	1	3D 模式	0b	0b : 3D 模式关 1b : 3D 模式开
			0	3D 信号极性	0b	0b : 高电平有效 1b : 低电平有效
显示 功能控制	21H	读/写	7	显示器开关	0b	0b : 显示器关 1b : 显示器开
			4	放电使能	1b	0b : 放电功能关 1b : 放电功能开
			3	列扩展扫描	0b	0b : 正常扫描 1b : 1 列扩展为 2 列扫描
			2	行扩展扫描	0b	0b : 正常扫描 1b : 1 行扩展为 2 行扫描
			1	水平镜像	0b	0b : 关 (左→右, 上→下) 1b : 开 (左←右, 上←下)
			0	垂直镜像	0b	
显示 位置控制	22H	读/写	0	Left Margin [8]	0b	左边距 9 位设定值 (0 ~ 1FFH)
	23H		7:0	Left Margin [7:0]	02H	
	24H		0	Right Margin [8]	0b	右边距 9 位设定值 (0 ~ 1FFH)
	25H		7:0	Right Margin [7:0]	02H	
	26H		0	Top Margin [8]	0b	上边距 9 位设定值 (0 ~ 1FFH)
	27H		7:0	Top Margin [7:0]	02H	
	28H		0	Bottom Margin [8]	0b	下边距 9 位设定值 (0 ~ 1FFH)
	29H		7:0	Bottom Margin [7:0]	02H	
DAC 控制	30H	读/写	7:0	DAC 偏置	80H	00H : -40% 80H : 0% FFH : +40%
	31H	读/写	6:4	DAC 电流	100b	DAC 输出电流
			2:0	Buffer 电流	100b	DAC 缓冲输出电流
	32H	读/写	7:6	DAC 时钟延迟	10b	00b : -1 VCLK 01b : -1/2 VCLK 10b : Normal 11b : +1/2 VCLK
			5	DAC Output	0b	0b: 关 1b: 开

类别	寄存器	读/写	位	功能	默认值	详细描述
			4	放电速度	0b	0b : 慢速 1b : 快速
			3	保留	0b	请勿修改
			2:0	Dummy 像素供电	111b	000b : 开 111b : 关
Vcom 功能控制	33H	读/写	7	DC-DC 时钟源	0b	0b : 外部 VCLK 1b : 内部时钟
			6:4	DC-DC 占空比	100b	000b : 1:7 001b : 2:6 010b : 3:5 011b : 4:4 100b : 5:3 101b : 6:2 110b : 7:1
			3	DC-DC 驱动能力	0b	0b : 正常 1b : 2×驱动
			2:0	DC-DC 分频系数	010b	000b : 8 001b : 16 010b : 32 011b : 64 100b : 128 101b : 256 110b : 512 111b : 1024
Vcom 设 置	34H	读/写	0	Vcom 设定值高位[8]	1b	9 位 Vcom 设定值
	35H		7:0	Vcom 设定值低位[7:0]	FFH	
温度值	39H	只读	7:0	温度传感器输出	0~FFH	温度测量值
省电模式 控制	40H	读/写	7	全部供电	0b	0b : 正常 1b : Power-Down
			3	DAC 供电	0b	
			2	DAC 缓冲供电	0b	
			1	DC-DC 供电	0b	
			0	温度传感器供电	0b	

4.3. 寄存器设置示例

4.3.1. 24bit 444 RGB 参考设置

寄存器	设定值	说明
01H	02H	SDR 模式；VCLK 下降沿；同步极性：高；外同步无 DE
02H	4BH	同步 SAV；逐行扫描；DAC 时钟 = VCLK；24Bit 444 RGB 模式
03H	27H	V_Blank = 39 行
04H	96H	H_Blank = 150 像素
22:23H	002H	左边距 = 2
24:25H	002H	右边距 = 2
25:26H	002H	上边距 = 2
27:28H	002H	下边距 = 2
32H	A0H	DAC 设置
34:35H	0F0H	Vcom 设置
21H	80H	打开显示器；水平/垂直镜像：关闭

注：信号来自 AD9985 解码器；Gamma 矫正默认关闭。

4.3.2. 分辨率与显示区域设置

左边距 = 右边距 = (1284 - 水平分辨率) / 2

上边距 = 下边距 = (1028 - 垂直分辨率) / 2

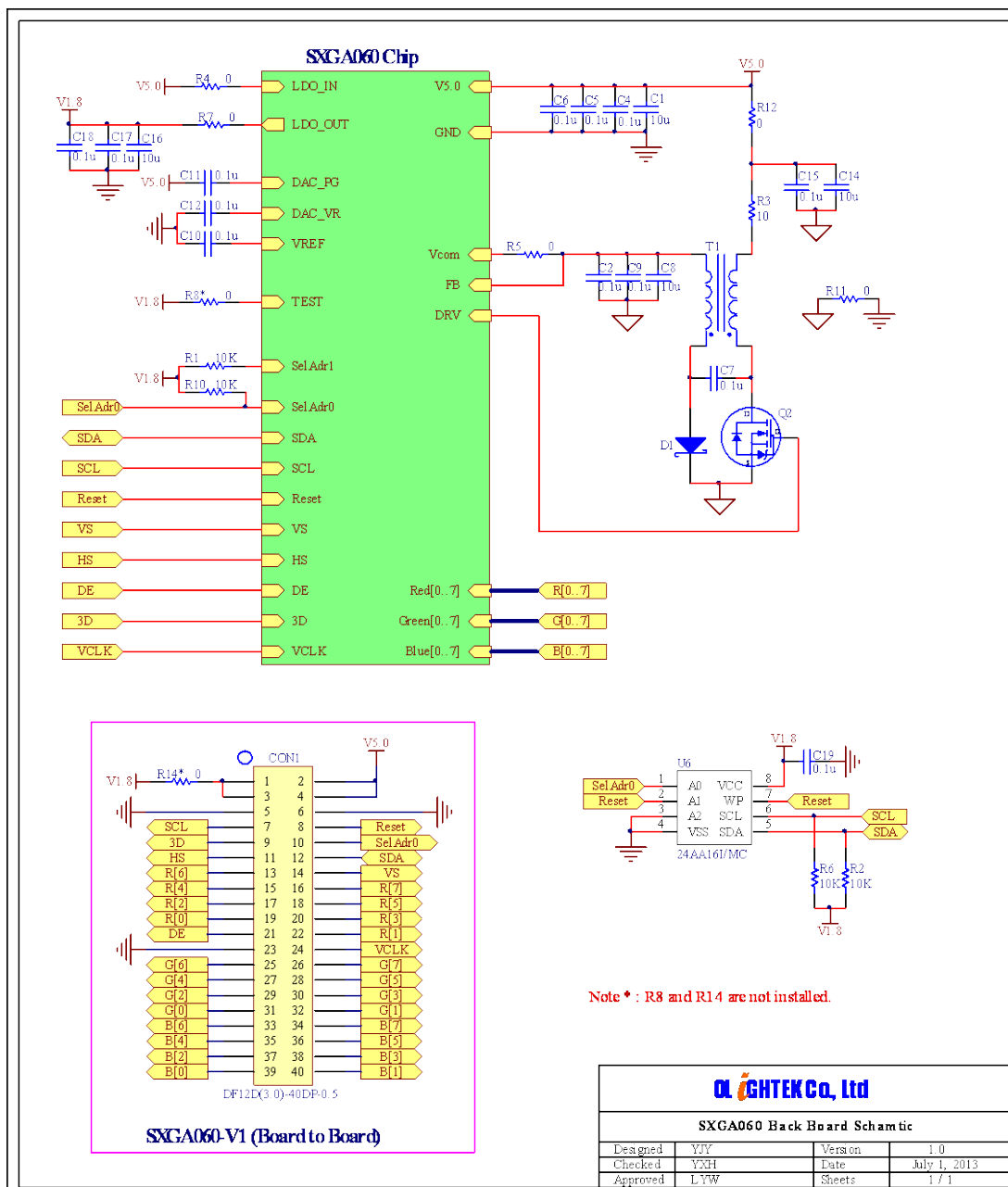
表 4-2 显示器边距设置与分辨率对应关系

视频信号		寄存器配置			
模式	分辨率	左边距 (22:23H)	右边距 (24:25H)	上边距 (26:27H)	下边距 (28:29H)

SXGA	1280×1024	002H	002H	002H	002H
XGA	1024×768	082H	082H	082H	082H
SVGA	800×600	0F2H	0F2H	0D6H	0D6H
VGA	640×480	142H	142H	112H	112H
SMPTE-170M-1	640×480	142H	142H	112H	112H
SMPTE-170M-2	800×600	0F2H	0F2H	0D6H	0D6H
NTSC	720×480	11AH	11AH	112H	112H
PAL	720×576	11AH	11AH	0E2H	0E2H
NTSC(SQ)	640×480	142H	142H	112H	112H
PAL(SQ)	768×576	102H	102H	0E2H	0E2H

6	Adhesive	Scale	OLIGHTEK Co., Ltd.			
5	OLED Layer & Adhesive	3.2:1				
4	Wirebond Encap		Title SXGA060 Assembly Drawing			
3	Glass Cover					
2	Si-Base Sub		Designed	ZHQ	Version	V1.0
1	PCB Backboard		Checked	YXH	Date	Jul 18, 2013
Item	Name		Approved	LYW	Sheets	1/1

5.2. 背板原理图



5.3. PCB 背板元器件清单

序号	名称	元器件编号	数量	技术指标	型号规格	生产厂家
1	电容	C2,C4,C5,C6,C7,C9,C10,C11,C12,C15,C17,C18,C19	13	Cap, 0.1μF/25V, X5R, 0402	TMK105BJ104KV-T	TAIYO YUDEN
		C1,C8,C14,C16	4	Cap, 10μF/16V, X5R, 0603	EMK212BJ106KG-T	TAIYO YUDEN
2	二极管	D1	1	Schottky Diode, 30V/1.5A, SOD323F	PMEG3015EJ	PHILIPS
3	连接器	Con1	1	Connector, 40Pin, 0.5mm, Header	DF12D(3.0)-40DP-0.5V	Hirose
4	场效应管	Q2	1	nFET, 25V/0.22A, SOT-23	FDV301N	Fairchild
5	电阻	R1,R2,R6,R10	4	Resistor, 10K, 5%, 1/16W, 0402	RC0402JR-0710KL	Yageo
		R3	1	Resistor, 10Ω, 5%, 1/4W, 0805	RC0805JR-0710RL	YAGEO
		R4,R5,R7,R8,R11,R12,R14	7	Resistor, 0Ω, 5%, 1/16W, 0402	RC0402JR-070RL	YAGEO
6	变压器	TX1	1	Transformer, 6.8μH/0.6A, 1:1	LPD4012-682ML	Coilcraft
7	EEPROM	U6	1	2K I2C Serial EEPROM, DFN-8	24AA02	Microchip

6. 产品操作及储存

6.1. 清洁方法

- 禁止使用任何酸、碱、有机溶/试剂等化学药品擦洗或接触产品；
- 推荐采用镜头纸、洁净布擦拭玻璃盖片表面。

6.2. 常规操作

- 禁止产品暴露于酸、碱等有机溶剂气氛中；
- 禁止产品接受紫外线和致电离辐射；
- 禁止坚硬、锐利等物体接触产品的玻璃片和硅片；
- 禁止产品除 PCB 基板外的任何区域（特别是封胶区、硅片边缘和玻璃盖片）受力；
- 禁止产品浸没于任何液体中；
- 建议穿戴 PVC 洁净手套操作产品。



6.3. 静电防护

产品内部集成 CMOS 电路，对静电敏感，推荐下述方法防范和降低静电损伤：

- 在具备除静电装置（如离子风机）的区域操作；
- 正确佩戴除静电腕带；
- 穿戴防静电服；
- 远离带电区域。

6.4. 储存

6.4.1. 短期储存

产品允许在-50℃~90℃之间的干燥环境中进行短期储存（≤100 小时）。

6.4.2. 长期储存

如果长期存放于过高/过低的温度、或过高的湿度，产品寿命可能缩短，甚至可能导致产品永久损毁。建议长期存放条件：

- 室温：25℃±5℃
- 干燥环境：干燥的氮气或真空密封容器
- 静止：避免剧烈振动

7. 附录

7.1. 附图目录

图 2-1	SXGA060 系列 OLED 微型显示器器件结构示意图	3
图 2-2	SXGA060 系列 OLED 微型显示器像素排列结构示意图	3
图 2-3	SXGA060 系列显示器系统功能结构示意图	4
图 2-4	SXGA060 系列产品接口及引脚定义	5
图 3-1	数字视频输入及信号处理流程框图	8
图 3-2	数字视频同步信号时序 (所有格式)	9
图 3-3	24 位/4:4:4/RGB 信号时序	9
图 3-4	24 位/4:4:4/YCbCr 信号时序	9
图 3-5	16 位/4:2:2/YCbCr 信号时序	10
图 3-6	8 位/4:2:2/Mono 信号时序	10
图 3-7	8 位/4:2:2/YCbCr 信号时序	10
图 3-8	数字视频信号增强原理框图	13
图 3-9	内置测试图案示意图	14
图 3-10	3D 显示时序示意图	16
图 3-11	上电时序 (1.8V 阈值为 1.2V)	16
图 3-12	V5 电源上/下电时序 (阈值为 4V)	16
图 3-13	寄存器控制电源开/关时序	17
图 3-14	复位机制原理图	17

图 3-15	复位时序 1 (Reset 引脚固定 = 1)	17
图 3-16	复位时序 2 (Reset 引脚变化依赖于 VCLK)	17
图 3-17	复位时序 3 (Reset 引脚变化与 VCLK 无关)	17
图 3-18	像素驱动单元电路原理图	18
图 3-19	OLED 典型光电特性	18
图 3-20	阴极负压 DC/DC 电路原理图	19
图 3-21	Vcom 可编程典型工作曲线	19
图 3-22	寄存器(39H)读数与温度关系	19
图 3-23	内置温度传感器特性曲线	19
图 3-24	起始/停止标识时序图	20
图 3-25	主机向从机写数据的基本格式	21
图 3-26	主机向从机读数据的基本格式	21
图 6-1	静电防护操作示意图	34

7.2. 附表目录

表 3-1	输入视频信号标准及连接.....	8
表 3-2	VESA 逐行扫描视频信号模式	10
表 3-3	VESA 隔行扫描视频信号模式	11
表 3-4	SXGA 视频信号参数.....	12
表 3-5	测试图案模式设置.....	14
表 3-6	显示器地址与 SelAdr0 引脚设置及读/写时序对应关系表	21
表 3-7	伽玛矫正功能相关寄存器.....	22
表 4-1	显示器寄存器一览表.....	24
表 4-2	显示器边距设置与分辨率对应关系.....	30